

501P1374V500

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

J0971 U.S. PTO  
09/944758  
08/31/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されて  
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed  
with this Office

#4  
1-26-02

出 願 年 月 日  
Date of Application:

2000年 9月 1日

出 願 番 号  
Application Number:

特願2000-264922

出 願 人  
Applicant(s):

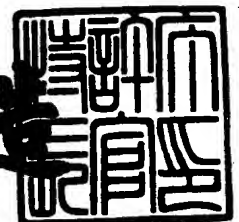
ソニー株式会社

BEST AVAILABLE COPY

2001年 6月28日

特 許 庁 長 官  
Commissioner,  
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3060858

【書類名】 特許願

【整理番号】 0000441406

【提出日】 平成12年 9月 1日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 17/00  
H04N 7/00

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内

【氏名】 近藤 哲二郎

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内

【氏名】 小林 直樹

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代表者】 出井 伸之

【代理人】

【識別番号】 100082131

【弁理士】

【氏名又は名称】 稲本 義雄

【電話番号】 03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】            要約書    1

【包括委任状番号】    9708842

【プルーフの要否】    要

【書類名】 明細書

【発明の名称】 データ処理装置およびデータ処理方法、並びに記録媒体

【特許請求の範囲】

【請求項1】 第1のデータに第2のデータを埋め込むデータ処理装置であって、

前記第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換するコード変換手段と

注目している前記第1のデータである第1の注目データの予測値を求める予測手段と、

前記第2のデータおよび前記第1の注目データの予測値に基づいて、前記第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、前記第1の注目データに、前記第2のデータを埋め込むビットスワップ手段と

を備えることを特徴とするデータ処理装置。

【請求項2】 前記ビットスワップ手段は、

前記第1の注目データに対応する第2のコードの各ビットをビットスワップすることにより、その第2のコードに対応するビット列から得られる全パターンのビット列を求め、

ビットスワップにより得られるビット列として表される前記第2のコードを、その第2のコードに割り当てられた値に対する前記予測値の予測誤差に応じた順番で並べたときの、前記第2のデータの値に対応する順番の前記第2のコードを、前記第1の注目データに、前記第2のデータを埋め込んだ埋め込み結果として出力する

ことを特徴とする請求項1に記載のデータ処理装置。

【請求項3】 前記ビットスワップ手段は、ビットスワップにより得られるビット列として表される前記第2のコードを、その第2のコードに割り当てられた値に対する前記予測値の予測誤差に応じた順番で並べたときの、前記第1の注

目データに対応する第2のコードの順番を表す順番情報も出力する

ことを特徴とする請求項2に記載のデータ処理装置。

【請求項4】 前記ビットスワップ手段は、ビットスワップにより得られるビット列として表される前記第2のコードを、その第2のコードに割り当てられた値に対する前記予測値の予測誤差が小さい順に並べたときの、予測誤差を最小にする第2のコードを基準とする、前記第1の注目データに対応する第2のコードの位置を表す情報を、前記順番情報として出力する

ことを特徴とする請求項3に記載のデータ処理装置。

【請求項5】 前記順番情報を圧縮符号化する圧縮符号化手段をさらに備える

ことを特徴とする請求項3に記載のデータ処理装置。

【請求項6】 前記圧縮符号化手段は、前記順番情報をエントロピー符号化する

ことを特徴とする請求項5に記載のデータ処理装置。

【請求項7】 前記第1のデータは、画像を構成する画素データである

ことを特徴とする請求項1に記載のデータ処理装置。

【請求項8】 第1のデータに第2のデータを埋め込むデータ処理方法であって、

前記第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換するコード変換ステップと、

注目している前記第1のデータである第1の注目データの予測値を求める予測ステップと、

前記第2のデータおよび前記第1の注目データの予測値に基づいて、前記第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、前記第1の注目データに、前記第2のデータを埋め込むビットスワップステップと

を備えることを特徴とするデータ処理方法。

【請求項 9】 第 1 のデータに第 2 のデータを埋め込むデータ処理を、コンピュータに行わせるプログラムが記録されている記録媒体であって、

前記第 1 のデータの各値に割り当てられたビット列である第 1 のコードを、0 または 1 の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第 2 のコードに変換するコード変換ステップと、

注目している前記第 1 のデータである第 1 の注目データの予測値を求める予測ステップと、

前記第 2 のデータおよび前記第 1 の注目データの予測値に基づいて、前記第 1 の注目データに対応する第 2 のコードの各ビットを入れ替えるビットスワップを行うことにより、前記第 1 の注目データに、前記第 2 のデータを埋め込むビットスワップステップと

を備えるプログラムが記録されている

ことを特徴とする記録媒体。

【請求項 10】 第 1 のデータに第 2 のデータが埋め込まれた埋め込みデータから、前記第 1 および第 2 のデータを復号するデータ処理装置であって、

前記第 1 のデータの各値に割り当てられたビット列である第 1 のコードを、0 または 1 の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第 2 のコードに変換した、その第 2 のコードで表された前記埋め込みデータのうちの、注目しているものに対応する前記第 1 のデータである第 1 の注目データの予測値を求める予測手段と、

前記第 1 の注目データの予測値に基づいて、前記埋め込みデータに対応する前記第 2 のコードの各ビットを入れ替えるビットスワップを行うことにより、前記第 2 のコードで表される前記第 1 の注目データを復号するとともに、その第 1 の注目データに埋め込まれていた前記第 2 のデータを復号するビットスワップ手段と、

前記第 1 の注目データを表す前記第 2 のコードを、前記第 1 のコードに変換するコード変換手段と

を備えることを特徴とするデータ処理装置。

【請求項 1 1】 前記ビットスワップ手段は、

前記埋め込みデータに対応する第 2 のコードの各ビットをビットスワップすることにより、その第 2 のコードに対応するビット列から得られる全パターンのビット列を求め、

ビットスワップにより得られるビット列として表される前記第 2 のコードに割り当てられた値に対する前記予測値の予測誤差に基づいて、前記第 1 の注目データを復号する

ことを特徴とする請求項 1 0 に記載のデータ処理装置。

【請求項 1 2】 前記ビットスワップ手段は、

前記埋め込みデータに対応する第 2 のコードの各ビットをビットスワップすることにより、その第 2 のコードに対応するビット列から得られる全パターンのビット列を求め、

ビットスワップにより得られるビット列として表される前記第 2 のコードを、その第 2 のコードに割り当てられた値に対する前記予測値の予測誤差に応じた順番で並べたときの、前記埋め込みデータに対応する第 2 のコードの順番に基づいて、前記第 2 のデータを復号する

ことを特徴とする請求項 1 0 に記載のデータ処理装置。

【請求項 1 3】 前記埋め込みデータに対応する第 2 のコードの各ビットをビットスワップすることにより、その第 2 のコードに対応するビット列から得られる全パターンのビット列として表される前記第 2 のコードを、その第 2 のコードに割り当てられた値に対する前記予測値の予測誤差に応じた順番で並べたときの、前記第 1 の注目データに対応する第 2 のコードの順番を表す順番情報が、前記埋め込みデータとともに供給される場合において、

前記ビットスワップ手段は、前記順番情報にも基づいて、前記第 1 の注目データを復号する

ことを特徴とする請求項 1 0 に記載のデータ処理装置。

【請求項 1 4】 前記埋め込みデータに対応する第 2 のコードの各ビットをビットスワップすることにより、その第 2 のコードに対応するビット列から得られる全パターンのビット列として表される前記第 2 のコードを、その第 2 のコー

ドに割り当てられた値に対する前記予測値の予測誤差が小さい順に並べたときの、予測誤差を最小にする第2のコードを基準とする、前記第1の注目データに対応する第2のコードの位置を表す情報が、前記順番情報として供給される

ことを特徴とする請求項13に記載のデータ処理装置。

【請求項15】 前記順番情報が圧縮符号化されている場合において、その圧縮符号化されている前記順番情報を伸張する伸張手段をさらに備えることを特徴とする請求項13に記載のデータ処理装置。

【請求項16】 前記伸張手段は、圧縮符号化された前記順番情報をエントロピー復号する

ことを特徴とする請求項15に記載のデータ処理装置。

【請求項17】 前記第1のデータは、画像を構成する画素データであることを特徴とする請求項10に記載のデータ処理装置。

【請求項18】 第1のデータに第2のデータが埋め込まれた埋め込みデータから、前記第1および第2のデータを復号するデータ処理方法であって、

前記第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換した、その第2のコードで表された前記埋め込みデータのうちの、注目しているものに対応する前記第1のデータである第1の注目データの予測値を求める予測ステップと、

前記第1の注目データの予測値に基づいて、前記埋め込みデータに対応する前記第2のコードの各ビットを入れ替えるビットスワップを行うことにより、前記第2のコードで表される前記第1の注目データを復号するとともに、その第1の注目データに埋め込まれていた前記第2のデータを復号するビットスワップステップと、

前記第1の注目データを表す前記第2のコードを、前記第1のコードに変換するコード変換ステップと

を備えることを特徴とするデータ処理方法。

【請求項19】 第1のデータに第2のデータが埋め込まれた埋め込みデータから、前記第1および第2のデータを復号するデータ処理を、コンピュータに



行わせるプログラムが記録されている記録媒体であって、

前記第 1 のデータの各値に割り当てられたビット列である第 1 のコードを、0 または 1 の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第 2 のコードに変換した、その第 2 のコードで表された前記埋め込みデータのうちの、注目しているものに対応する前記第 1 のデータである第 1 の注目データの予測値を求める予測ステップと、

前記第 1 の注目データの予測値に基づいて、前記埋め込みデータに対応する前記第 2 のコードの各ビットを入れ替えるビットスワップを行うことにより、前記第 2 のコードで表される前記第 1 の注目データを復号するとともに、その第 1 の注目データに埋め込まれていた前記第 2 のデータを復号するビットスワップステップと、

前記第 1 の注目データを表す前記第 2 のコードを、前記第 1 のコードに変換するコード変換ステップと

を備えるプログラムが記録されている

ことを特徴とする記録媒体。

#### 【発明の詳細な説明】

##### 【0001】

#### 【発明の属する技術分野】

本発明は、データ処理装置およびデータ処理方法、並びに記録媒体に関し、特に、例えば、復号精度が高いデータの埋め込みを行うことができるようにするデータ処理装置およびデータ処理方法、並びに記録媒体に関する。

##### 【0002】

#### 【従来の技術】

図 1 は、画像を構成する画素（画素値）を表すビット列を構成する各ビットを入れ替えるビットスワップを行うことにより、その画素に、データを埋め込む従来の埋め込み符号化装置の一例の構成を示している。

##### 【0003】

画像データは、画像データ用メモリ 1 に供給され、画像データ用メモリ 1 は、そこに供給される画像データを一時記憶する。また、画像データに埋め込まれる

データ（以下、適宜、埋め込み対象データという）は、埋め込み対象データ用メモリ2に供給され、埋め込み対象データ用メモリ2は、そこに供給される埋め込み対象データを一時記憶する。

#### 【0004】

ビットスワップ埋め込み部3は、画像データ用メモリ1に記憶された画像データを構成する画素を、例えば、ラスタスキャン順で、順次、注目画素とし、その画素値を読み出すとともに、埋め込み対象データ用メモリ2に記憶された埋め込み対象データを読み出す。さらに、ビットスワップ埋め込み部3は、注目画素の画素値を表すビット列を構成する各ビットを、埋め込み対象データに応じてビットスワップすることにより、注目画素の画素値に埋め込み対象データを埋め込み、その埋め込みの結果得られる画素値（以下、適宜、埋め込み後画素値という）を、埋め込み後画像データ用メモリ4に供給する。

#### 【0005】

埋め込み後画像データ用メモリ4は、ビットスワップ埋め込み部3から供給される埋め込み後画素値を、注目画素の位置に対応するアドレスに記憶し、例えば、1フレーム分の埋め込み後画素値を記憶すると、その1フレーム分の埋め込み後画素値で構成される画像データ（以下、適宜、埋め込み後画像データという）を出力する。

#### 【0006】

次に、図2のフローチャートを参照して、図1の埋め込み符号化装置の処理（埋め込み符号化処理）について説明する。

#### 【0007】

埋め込み符号化装置に対して、例えば、1フレーム（またはフィールド）の画像データと、その1フレームの画像データに埋め込む埋め込み対象データが供給されると、ステップS1において、画像データ用メモリ1は、その画像データを記憶し、埋め込み対象データ用メモリ2は、埋め込み対象データを記憶する。

#### 【0008】

そして、ステップS2に進み、ビットスワップ埋め込み部3は、画像データ用メモリ1に記憶された画像データを構成する画素のうち、ラスタスキャン順で、

まだ注目画素としていないものを注目画素とし、その画素値を読み出すとともに、その画素値に埋め込み可能なビット数分の埋め込み対象データを、埋め込み対象データ用メモリ2から読み出す。さらに、ステップS2では、ビットスワップ埋め込み部3は、注目画素の画素値を表すビット列を構成する各ビットを、埋め込み対象データに応じてビットスワップすることにより、注目画素の画素値に埋め込み対象データを埋め込み、その埋め込みの結果得られる埋め込み後画素値を、埋め込み後画像データ用メモリ4に供給して記憶させる。

#### 【0009】

その後、ステップS3に進み、ビットスワップ埋め込み部3は、画像データ用メモリ1に記憶された画像データを構成するすべての画素を注目画素として処理を行ったかどうかを判定し、まだ、すべての画素を注目画素として処理を行っていないと判定した場合、ステップS2に戻る。

#### 【0010】

また、ステップS3において、画像データ用メモリ1に記憶された画像データを構成するすべての画素を注目画素として処理を行ったと判定された場合、即ち、埋め込み後画像データ用メモリ4に、1フレーム分の埋め込み後画素値で構成される画像データ（埋め込み後画像データ）が記憶された場合、ステップS4に進み、埋め込み後画像データ用メモリ4は、記憶している埋め込み後画像データを出力し、処理を終了する。

#### 【0011】

なお、図2のフローチャートの処理は、埋め込み符号化装置に、1フレームの画像データが供給されるごとに、その1フレームの画像データについて行われる。

#### 【0012】

以上のような埋め込み符号化処理によれば、例えば、図3に示すように、埋め込み対象データが画素値に埋め込まれる。

#### 【0013】

即ち、図3は、注目画素の画素値が16であり、その注目画素に、値が3の埋め込み対象データが埋め込まれる場合を示している。

## 【0014】

例えば、いま、画素値に8ビットが割り当てられているとすると（以下においても、同様とする）、画素値「16」は、一般に、バイナリコードで「00010000」と表される。従って、このバイナリコード「00010000」をビットスワップすることにより得られるビット列は、図3に示すような8パターンだけ存在する。ビットスワップ埋め込み部3は、画素値に対応するバイナリコードを構成するビット列について、そのビット列を構成するビットの入れ替えパターン（ビットスワップのパターン）と、埋め込み対象データとを対応付けて記憶しており、注目画素に埋め込む埋め込み対象データに対応付けられたパターンにしたがって、注目画素の画素値を表すバイナリコードをビットスワップする。

## 【0015】

図3においては、画素値「16」を表すバイナリコード「00010000」をビットスワップすることにより得られる8通りのビットスワップパターン「00100000」、「00100000」、「01000000」、「10000000」、「00000001」、「00000010」、「00000100」、「00001000」それぞれに対して、埋め込み対象データ「0」、「1」、「2」、「3」、「4」、「5」、「6」、「7」が対応付けられており、従って、埋め込み対象データが「3」である場合には、ビットスワップ埋め込み部3は、画素値「16」を表すバイナリコード「00010000」を、「3」に対応付けられているバイナリコード「10000000」にビットスワップし、そのビットスワップの結果得られたバイナリコード「10000000」で表される画素値「128」を、埋め込み後画素値として出力する。

## 【0016】

以上から、画素値に、埋め込み対象データを、ビットスワップによって埋め込む場合においては、画素値に、どの程度の埋め込み対象データを埋め込むことができるかは、画素値を表すバイナリコードを構成するビット列の0または1の数によって決まる。

## 【0017】

即ち、画素値に埋め込むことのできる情報量は、その画素値を表すバイナリコ

ードのビットスワップの全パターン数によって決まり、ビットスワップの全パターン数を $N$ とすれば、 $\log_2 N$ ビットが、画素値に埋め込むことのできる情報量となる。ここで、図4に、8ビットのバイナリコードについて、0または1の数と、埋め込むことのできる情報量との関係を示す。

#### 【0018】

次に、図5は、図1の埋め込み符号化装置が出力する埋め込み後画像データから、元の画素値と埋め込み対象データを復号する復号装置の一例の構成を示している。

#### 【0019】

埋め込み後画像データは、埋め込み後画像データ用メモリ11に供給されるようになっており、埋め込み後画像データ用メモリ11は、そこに供給される埋め込み後画像データを一時記憶する。

#### 【0020】

ビットスワップ戻し部12は、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成する画素を、例えば、ラスタスキャン順に、順次、注目画素とし、その注目画素の埋め込み後画素値を、埋め込み後画像データ用メモリ11から読み出すとともに、注目画素の画素値の予測値を、予測値取得部15から受信する。さらに、ビットスワップ戻し部12は、注目画素の埋め込み後画素値を表すビット列を構成する各ビットを、注目画素の予測値に応じてビットスワップすることにより、注目画素の画素値を復号するとともに、その注目画素に埋め込まれていた埋め込み対象データを復号する。なお、復号された注目画素の画素値は、ビットスワップ戻し部12から画像データ用メモリ13に供給され、埋め込み対象データは、ビットスワップ戻し部12から埋め込み対象データ用メモリ14に供給されるようになっている。

#### 【0021】

画像データ用メモリ13は、ビットスワップ戻し部12から供給される、復号された注目画素の画素値を、その注目画素の位置に対応するアドレスに一時記憶する。埋め込み対象データ用メモリ14は、ビットスワップ戻し部12から供給される、復号された埋め込み対象データを一時記憶する。

## 【0022】

予測値取得部15は、画像データ用メモリ13に記憶された、既に復号された画素値に基づいて、注目画素の予測値を求め、ビットスワップ戻し部12に供給する。

## 【0023】

なお、予測値取得部15においては、例えば、画像データ用メモリ13に記憶された、既に復号された画素値のうちの、注目画素の左や上に隣接する画素の画素値を、そのまま予測値とすることができる。あるいは、また、予測値取得部15においては、例えば、画像データ用メモリ13に記憶された、既に復号された画素値のうちの、注目画素に空間的または時間的に近い位置にある画素の画素値の平均値を求め、これを、予測値とするようにすることも可能である。

## 【0024】

次に、図6のフローチャートを参照して、図5の復号装置の処理（復号処理）について説明する。

## 【0025】

復号装置に対して、例えば、1フレーム（またはフィールド）の埋め込み後画像データが供給されると、ステップS11において、埋め込み後画像データ用メモリ11は、その埋め込み後画像データを記憶する。

## 【0026】

その後、ビットスワップ戻し部12は、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成する画素のうち、ラスタスキャン順で、まだ注目画素としていないものを注目画素とし、予測値取得部15は、ステップS12において、画像データ用メモリ13に記憶された、既に復号された画素値に基づいて、注目画素の予測値を求め、ビットスワップ戻し部12に供給する。

## 【0027】

ビットスワップ戻し部12は、注目画素の埋め込み後画素値を、埋め込み後画像データ用メモリ11から読み出すとともに、注目画素の画素値の予測値を、予測値取得部15から受信し、ステップS13において、注目画素の埋め込み後画素値を表すビット列を構成する各ビットを、注目画素の予測値に応じてビットス

ワップすることにより、注目画素の画素値を復号するとともに、その注目画素に埋め込まれていた埋め込み対象データを復号して、ステップS14に進む。

【0028】

ステップS14では、ビットスワップ戻し部12は、注目画素の画素値の復号値を、画像データ用メモリ13に供給して記憶させるとともに、埋め込み対象データの復号値を、埋め込み対象データ用メモリ14に供給して記憶させ、ステップS15に進む。

【0029】

ステップS15では、ビットスワップ戻し部12は、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成するすべての画素を注目画素として処理を行ったかどうかを判定し、まだ、すべての画素を注目画素として処理を行っていないと判定した場合、ラインスキャン順で、まだ、注目画素としていない画素を、新たに注目画素として、ステップS12に戻る。

【0030】

また、ステップS15において、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成するすべての画素を注目画素として処理を行ったと判定された場合、即ち、画像データ用メモリ13に、1フレーム分の画素値で構成される画像データが記憶されるとともに、埋め込み対象データ用メモリ14に、その画像データに埋め込まれていた埋め込み対象データが記憶された場合、ステップS16に進み、画像データ用メモリ13から、そこに記憶されている画像データ（の復号値）が出力されるとともに、埋め込み対象データ用メモリ14から、そこに記憶されている埋め込み対象データ（の復号値）が出力され、処理を終了する。

【0031】

なお、図6のフローチャートの処理は、復号装置に、1フレームの埋め込み後画像データが供給されるごとに、その1フレームの埋め込み後画像データについて行われる。

【0032】

以上のような復号処理によれば、例えば、図7に示すように、埋め込み後画素

値が、画素値と埋め込み対象データに復号される。

#### 【0033】

即ち、図7は、図3で説明したように、画素値「16」に、値が3の埋め込み対象データを埋め込むことによって得られた埋め込み後画素値「128」を復号する場合を示している。

#### 【0034】

埋め込み後画素値「128」を表すバイナリコードは、「10000000」であるが、このバイナリコードは、元の画素値を表すバイナリコードをビットスワップすることにより得られたものであるから、元の画素値を表すバイナリコードは、埋め込み後画素値「128」を表すバイナリコード「10000000」をビットスワップすることにより得られる全パターンのビット列の中に存在する。従って、埋め込み後画素値「128」を表すバイナリコード「10000000」をビットスワップすることにより得られる全パターンのビット列の中から、元の画素値を表すバイナリコードを見つけ出すことが、元の画素値を復号することになる。

#### 【0035】

また、元の画素値に対応するバイナリコードは、その埋め込み対象データに対応するビットスワップのパターンにしたがってビットスワップされることにより、埋め込み後画素値とされるから、埋め込み後画素値を表すバイナリコードを、元の画素値を表すバイナリコードとするためのビットスワップのパターンが分かれば、埋め込み後画素値に埋め込まれている埋め込み対象データを復号することができる。

#### 【0036】

そこで、ビットスワップ戻し部12は、まず、画素値を復号するために、埋め込み後画素値「128」を表すバイナリコード「10000000」をビットスワップすることにより、そのバイナリコードから得られる全パターンのビット列を求める。さらに、ビットスワップ戻し部12は、各パターンのビット列が表す画素値に対して、予測値取得部15からの注目画素の予測値の予測誤差が最も小さくなるパターンのビット列を見つけ出す。即ち、いま、予測値取得部15が出



力する注目画素の予測値が、例えば「14」であったとすると、埋め込み後画素値「128」を表すバイナリコード「10000000」から得られる、図7の8パターンのビット列が表す画素値の中で、予測値「14」との予測誤差が最も小さいのは、16であり、この画素値「16」が、元の画素値として復号される。

#### 【0037】

また、ビットスワップ戻し部12は、ビットスワップ埋め込み部3における場合と同一の、ビットスワップのパターンと埋め込み対象データとの対応付け情報を記憶しており、この対応付け情報から、復号された画素値「16」を表すバイナリコード「0001000」を、埋め込み後画素値「128」を表すバイナリコード「10000000」にビットスワップするビットスワップパターンに対応付けられている埋め込み対象データ「3」を、注目画素の画素値「16」に埋め込まれていた埋め込み対象データとして復号する。

#### 【0038】

以上のようにして、埋め込み後画素値「128」は、元の画素値「16」とそこに埋め込まれた埋め込み対象データ「3」に復号される。

#### 【0039】

なお、例えば、いま、埋め込み後画像データをラスタスキャン順に復号していった場合に、注目画素の左隣の画素の画素値を、注目画素の予測値として、そのまま用いるとすると、埋め込み後画像データの最も左の画素については、予測値となる画素値が存在しないことになる。そこで、埋め込み符号化時においては、例えば、画像データの最も左の画素には、埋め込み対象データを埋め込まないようにするとともに、復号時においては、埋め込み後画像データの最も左の画素より右側の画素を、復号対象とするようにすることができる。

#### 【0040】

#### 【発明が解決しようとする課題】

ところで、図5の復号装置では、注目画素の画素値の予測値の予測誤差が小さいことを前提として、画素値と埋め込み対象データの復号を行っている。

#### 【0041】

従って、図7で説明したように、画素値「16」に、値が3の埋め込み対象データを埋め込むことによって得られた埋め込み後画素値「128」を復号する場合において、元の画素値「16」を比較的精度良く予測する予測値「14」が得られたときには、埋め込み後画素値「128」を、正確に、元の画素値「16」に復号することができる。

#### 【0042】

しかしながら、予測値の精度は比較的良い場合であっても、元の画素値の値が小さい場合には、埋め込み後画素値を、元の画素値に正確に復号することが困難なことがある。さらに、図5の復号装置では、画素値を正確に復号することができなければ、元の画素値を表すバイナリコードを、埋め込み後画素値を表すバイナリコードにビットスワップするビットスワップパターンに基づいて復号される埋め込み対象データも、正確に復号することができない。

#### 【0043】

具体的には、注目画素の画素値が、値の小さい、例えば2である場合は、その注目画素の予測値として、比較的正確な「1」が得られたとしても、正確に復号することができない。

#### 【0044】

即ち、注目画素の画素値「2」のバイナリコードは、「00000010」であるから、このバイナリコードのビットスワップパターンは、図7における場合と同様に、8パターンあり、埋め込み符号化によって、その8パターンのうちのいずれかのビット列を表す埋め込み後画素値とされる。そして、この埋め込み後画素値を復号する場合に、上述のように、比較的予測精度の高い予測値（元の画素値「2」に近い予測値）「1」が得られたとしても、図7に示した、「1」が1ビットだけの8パターンのビット列のうちの、予測値「1」の予測誤差を最小にするのは、「1」を表すバイナリコード「00000001」であり、従って、埋め込み後画素値「2」は、バイナリコード「00000001」が表す画素値「1」に復号され、元の画素値「2」には復号されない。

#### 【0045】

このように、値の小さな画素値について、比較的正確な予測値が得られても、

正確に復号を行うことができないのは、画素値に割り当てられるバイナリコードに起因する。

#### 【0046】

即ち、8ビットのバイナリコードのうち、例えば、「1」が1ビットだけのもの（従って、「0」が7ビットあるもの）を考えると、そのようなバイナリコードのビットスワップパターンは、図7に示した8パターンであるが、この8パターンのバイナリコード「00000001」、「00000010」、「00000100」、「00001000」、「00010000」、「00100000」、「01000000」、「10000000」が表す画素値は、それぞれ、「1」、「2」、「4」、「8」、「16」、「32」、「64」、「128」であり、この8パターンのバイナリコードに対応する画素値の間隔は、密のところもあれば、粗のところもある。即ち、画素値が小さい部分では、画素値どうしの間隔は密になり、画素値が大きい部分では、画素値どうしの間隔は粗になる。

#### 【0047】

このため、間隔が密になっている画素値である、例えば、「1」や、「2」、「4」等については、比較的精度の高い予測値が得られても、その画素値の予測値は、その画素値に近い他の画素値に対する予測誤差を最小にするものとなり、真の画素値に対する予測誤差を最小とするものにならないことが多くなる。その結果、上述したように、画素値を正確に復号することができないことになる。

#### 【0048】

本発明は、このような状況に鑑みてなされたものであり、復号精度が高いデータの埋め込みを行うことができるようにするものである。

#### 【0049】

##### 【課題を解決するための手段】

本発明の第1のデータ処理装置は、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換するコード変換手段と、注目している第1のデータである第1の注目デ

ータの予測値を求める予測手段と、第2のデータおよび第1の注目データの予測値に基づいて、第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第1の注目データに、第2のデータを埋め込むビットスワップ手段とを備えることを特徴とする。

【0050】

本発明の第1のデータ処理方法は、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換するコード変換ステップと、注目している第1のデータである第1の注目データの予測値を求める予測ステップと、第2のデータおよび第1の注目データの予測値に基づいて、第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第1の注目データに、第2のデータを埋め込むビットスワップステップとを備えることを特徴とする。

【0051】

本発明の第1の記録媒体は、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換するコード変換ステップと、注目している第1のデータである第1の注目データの予測値を求める予測ステップと、第2のデータおよび第1の注目データの予測値に基づいて、第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第1の注目データに、第2のデータを埋め込むビットスワップステップとを備えるプログラムが記録されていることを特徴とする。

【0052】

本発明の第2のデータ処理装置は、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換した、その第2のコードで表された埋め込みデータのうちの、注目しているものに対応する第1のデータである第1の注目データの予測値を求める予測

手段と、第1の注目データの予測値に基づいて、埋め込みデータに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第2のコードで表される第1の注目データを復号するとともに、その第1の注目データに埋め込まれていた第2のデータを復号するビットスワップ手段と、第1の注目データを表す第2のコードを、第1のコードに変換するコード変換手段とを備えることを特徴とする。

## 【0053】

本発明の第2のデータ処理方法は、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換した、その第2のコードで表された埋め込みデータのうちの、注目しているものに対応する第1のデータである第1の注目データの予測値を求める予測ステップと、第1の注目データの予測値に基づいて、埋め込みデータに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第2のコードで表される第1の注目データを復号するとともに、その第1の注目データに埋め込まれていた第2のデータを復号するビットスワップステップと、第1の注目データを表す第2のコードを、第1のコードに変換するコード変換ステップとを備えることを特徴とする。

## 【0054】

本発明の第2の記録媒体は、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換した、その第2のコードで表された埋め込みデータのうちの、注目しているものに対応する第1のデータである第1の注目データの予測値を求める予測ステップと、第1の注目データの予測値に基づいて、埋め込みデータに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第2のコードで表される第1の注目データを復号するとともに、その第1の注目データに埋め込まれている第2のデータを復号するビットスワップステップと、第1の注目データを表す第2のコードを、第1のコードに変換するコード変換ステップとを備

えるプログラムが記録されていることを特徴とする。

【0055】

本発明の第1のデータ処理装置およびデータ処理方法、並びに記録媒体においては、第1のデータの各値に割り当てられたビット列である第1のコードが、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換されるとともに、注目している第1のデータである第1の注目データの予測値が求められる。そして、第2のデータおよび第1の注目データの予測値に基づいて、第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第1の注目データに、第2のデータが埋め込まれる。

【0056】

本発明の第2のデータ処理装置およびデータ処理方法、並びに記録媒体においては、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換した、その第2のコードで表された埋め込みデータのうちの、注目しているものに対応する第1のデータである第1の注目データの予測値が求められる。さらに、第1の注目データの予測値に基づいて、埋め込みデータに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第2のコードで表される第1の注目データが復号されるとともに、その第1の注目データに埋め込まれていた第2のデータを復号される。そして、第1の注目データを表す第2のコードが、第1のコードに変換される。

【0057】

【発明の実施の形態】

以下、本発明の一実施の形態について説明するが、その前に、補正コードを用いた完全可逆の埋め込み符号化および復号について説明する。

【0058】

図8は、補正コードを用いた完全可逆の埋め込み符号化を行う埋め込み符号化装置の一実施の形態の構成例を示している。なお、図中、図1における場合と対

応する部分については、同一の符号を付してあり、以下では、その説明は、適宜省略する。即ち、図 8 の埋め込み符号化装置は、予測値取得部 2 1、補正コード用メモリ 2 3、圧縮部 2 4、および MUX（マルチプレクサ）2 5 が新たに設けられているとともに、ビットスワップ埋め込み部 3 に替えて、ビットスワップ埋め込み部 2 2 が設けられている他は、図 1 における場合と同様に構成されている。

#### 【0059】

予測値取得部 2 1 は、画像データ用メモリ 1 に記憶された画像データに基づいて、注目画素の画素値の予測値を求め、ビットスワップ埋め込み部 2 2 に供給する。

#### 【0060】

ここで、予測値取得部 2 1 においては、前述の図 5 で説明した予測値取得部 1 5 における場合と同様に、例えば、画像データ用メモリ 1 に記憶された注目画素の左や上に隣接する画素の画素値を、そのまま予測値としたり、あるいは、例えば、画像データ用メモリ 1 に記憶された注目画素に空間的または時間的に近い位置にある画素の画素値の平均値を求め、これを、予測値とすることが可能である。なお、以下では、説明を簡単にするために、注目画素の左隣の画素の画素値を、そのまま、注目画素の予測値とするものとする。また、注目画素の予測値を求めるのに用いる画素は、特に限定されるものではないが、注目画素を復号するときに、既に復号されていなければ、予測値を算出に用いることができないため、符号化時においては、既に符号化された画素の画素値を、注目画素の予測値を算出するのに用いる必要がある。

#### 【0061】

ビットスワップ埋め込み部 2 2 は、例えば、前述の図 1 におけるビットスワップ埋め込み部 3 と同様に、画像データ用メモリ 1 に記憶された画像データを構成する画素を、ラスタスキャン順で、順次、注目画素とし、その画素値を読み出すとともに、埋め込み対象データ用メモリ 2 に記憶された埋め込み対象データを読み出す。さらに、ビットスワップ埋め込み部 2 2 は、注目画素の画素値を表すビット列を構成する各ビットを、埋め込み対象データに応じてビットスワップする

ことにより、注目画素の画素値に埋め込み対象データを埋め込み、その埋め込みの結果得られる画素値（埋め込み後画素値）を、埋め込み後画像データ用メモリ 4 に供給する。

#### 【0062】

即ち、ビットスワップ埋め込み部 22 は、注目画素の画素値を表すバイナリコードをビットスワップすることにより、そのバイナリコードに対応するビット列から得られる全パターンのビット列としてのバイナリコードを求め、各パターンのバイナリコードを、そのバイナリコードが表す画素値に対する注目画素の予測値の予測誤差が小さい順に並べたときの、埋め込み対象データの値に対応する順番のバイナリコードを、埋め込み後画素値に対応するバイナリコードとして出力する。

#### 【0063】

さらに、ビットスワップ埋め込み部 22 は、ビットスワップの結果得られた各パターンのバイナリコードを、そのバイナリコードが表す画素値に対する注目画素の予測値の予測誤差が小さい順に並べたときに、注目画素の画素値を表すバイナリコードの順位を表す情報を、補正コードとして、補正コード用メモリ 23 に供給する。

#### 【0064】

ここで、補正コードがない場合には、ビットスワップ埋め込み部 22 が出力する埋め込み後画素値については、図 5 乃至図 7 で説明したように、その埋め込み後画素値を表すバイナリコードをビットスワップすることにより得られるすべてのパターンのバイナリコードのうち、そのバイナリコードが表す値に対する予測値の予測誤差が最小のものが、画素値の復号結果とされるが、この場合は、前述したように、元の画素値に対する予測誤差が最小にならないときに、正確な復号を行うことができない。

#### 【0065】

一方、補正コードは、埋め込み後画素値を表すバイナリコードをビットスワップすることにより得られるすべてのパターンのバイナリコードを、そのバイナリコードが表す画素値に対する注目画素の予測値の予測誤差が小さい順に並べたと



きの、注目画素の画素値を表すバイナリコードの順位を表す。従って、補正コードによれば、予測誤差の大小にかかわらず、正確に、元の画素値を復号することができる。このことは、予測誤差が最小の画素値が、正確な復号結果でない場合に、その正確でない復号結果を、正確な復号結果に補正しているとも見ることのできるから、そのような補正を行うための情報を、「補正コード」と呼んでいる。

## 【 0 0 6 6 】

補正コード用メモリ 2 3 は、ビットスワップ埋め込み部 2 2 からの注目画素についての補正コードを、注目画素の位置に対応するアドレスに記憶する。

## 【 0 0 6 7 】

圧縮部 2 4 は、補正コード用メモリ 2 3 に記憶された補正コードを読み出し、例えば、ハフマン符号化等のエントロピー符号化処理等を施すことによって、補正コードを圧縮符号化し、その圧縮符号化結果（以下、適宜、符号化補正コードという）を、MUX 2 5 に出力する。

## 【 0 0 6 8 】

MUX 2 5 は、埋め込み後画像データ用メモリ 4 が出力する埋め込み後画像データと、圧縮部 2 4 が出力する符号化補正コードとを多重化し、その結果得られる多重化データを出力する。この多重化データは、例えば、衛星回線や、CATV (Cable Television) 網、地上波回線、インターネット、公衆網等の伝送媒体を介して伝送される。あるいは、また、多重化データは、光ディスクや、磁気ディスク、相変化ディスク、半導体メモリ等の記録媒体に記録される。

## 【 0 0 6 9 】

次に、図 9 のフローチャートを参照して、図 8 の埋め込み符号化装置の処理（埋め込み符号化処理）について説明する。

## 【 0 0 7 0 】

埋め込み符号化装置に対して、例えば、1 フレーム（またはフィールド）の画像データと、その 1 フレームの画像データに埋め込む埋め込み対象データが供給されると、ステップ S 2 1 において、画像データ用メモリ 1 は、その画像データを記憶し、埋め込み対象データ用メモリ 2 は、埋め込み対象データを記憶する。

## 【 0 0 7 1 】

そして、ビットスワップ埋め込み部22は、画像データ用メモリ1に記憶された画像データを構成する画素のうち、ラスタスキャン順で、まだ注目画素としていないものを注目画素とし、予測値取得部21は、ステップS22において、注目画素の予測値を取得し、ビットスワップ埋め込み部22に供給する。即ち、予測値取得部21は、例えば、画像データ用メモリ1から、注目画素の左隣の画素値を読み出し、その画素値を、注目画素の予測値として、ビットスワップ埋め込み部22に供給する。

#### 【0072】

ここで、補正コードを用いない場合には、前述したように、埋め込み後画像データをラスタスキャン順に復号していったときに、注目画素の左隣の画素の画素値を、注目画素の予測値として、そのまま用いると、埋め込み後画像データの最も左の画素については、予測値となる画素値が存在しないことになり、復号を行うことができないことから、埋め込み符号化時には、画像データの最も左の画素には、埋め込み対象データを埋め込まないようにする必要があるが、補正コードを用いる場合には、予測値がどのような値であっても、補正コードにより、画素値の復号を行うことができる。従って、補正コードを用いる場合には、最も左の画素については、その左隣に、所定の画素値（例えば0など）の画素が存在するものとして、埋め込み対象データを埋め込むようにすることが可能である。

#### 【0073】

ビットスワップ埋め込み部22は、予測値取得部21から注目画素の予測値を受信すると、ステップS23において、注目画素の画素値を、画像データ用メモリ1から読み出すとともに、その画素値に埋め込み可能なビット数分の埋め込み対象データを、埋め込み対象データ用メモリ2から読み出す。さらに、ステップS23では、ビットスワップ埋め込み部22は、注目画素の画素値を表すビット列を構成する各ビットを、予測値取得部21からの注目画素の予測値、および埋め込み対象データ用メモリ2から読み出した埋め込み対象データに応じてビットスワップすることにより、注目画素の画素値に埋め込み対象データを埋め込み、その埋め込みの結果得られる埋め込み後画素値を、埋め込み後画像データ用メモ

リ 4 に供給して記憶させる。

【 0 0 7 4 】

そして、ステップ S 2 4 に進み、ビットスワップ埋め込み部 2 2 は、注目画素についての補正コードを求め、補正コード用メモリ 2 3 に供給して記憶させ、ステップ S 2 5 に進む。

【 0 0 7 5 】

ステップ S 2 5 では、ビットスワップ埋め込み部 2 2 は、画像データ用メモリ 1 に記憶された画像データを構成するすべての画素を注目画素として処理を行ったかどうかを判定し、まだ、すべての画素を注目画素として処理を行っていないと判定した場合、ステップ S 2 2 に戻り、以下、同様の処理を繰り返す。

【 0 0 7 6 】

また、ステップ S 2 5 において、画像データ用メモリ 1 に記憶された画像データを構成するすべての画素を注目画素として処理を行ったと判定された場合、即ち、埋め込み後画像データ用メモリ 4 に、1 フレーム分の埋め込み後画素値で構成される画像データ（埋め込み後画像データ）が記憶されるとともに、補正コード用メモリ 2 3 にも、1 フレーム分の画素についての補正コードが記憶された場合、ステップ S 2 6 に進み、圧縮部 2 4 は、補正コード用メモリ 2 3 に記憶された 1 フレーム分の補正コードをエントロピー符号化し、その結果得られる符号化補正コードを、MUX 2 5 に出力する。

【 0 0 7 7 】

MUX 2 5 は、ステップ S 2 7 において、埋め込み後画像データ用メモリ 4 に記憶された 1 フレームの埋め込み後画像データを読み出す。さらに、MUX 2 5 は、ステップ S 2 7 において、その埋め込み後画像データと、圧縮部 2 4 からの符号化補正コードとを多重化し、その結果得られる多重化データを出力して、処理を終了する。

【 0 0 7 8 】

なお、図 9 のフローチャートの処理は、埋め込み符号化装置に、1 フレームの画像データが供給されるごとに、その 1 フレームの画像データについて行われる。

## 【0079】

以上のような埋め込み符号化処理によれば、例えば、図10に示すように、埋め込み対象データが画素値に埋め込まれる。

## 【0080】

即ち、図10は、注目画素の画素値が16であり、その注目画素に、値が3の埋め込み対象データが埋め込まれる場合を示している。また、図10では、予測値取得部21において、注目画素の予測値として、「11」が求められている。

## 【0081】

この場合、ビットスワップ埋め込み部22は、画素値「16」に対応するバイナリコード「00010000」を構成するビット列をビットスワップすることにより、そのバイナリコードに対応するビット列から得られる全パターンのビット列としてのバイナリコードを求める。従って、いまの場合、8通りのバイナリコード「00000001」、「00000010」、「00000100」、「00001000」、「00010000」、「00100000」、「01000000」、「10000000」が求められる。

## 【0082】

さらに、ビットスワップ埋め込み部22は、ビットスワップの結果得られるバイナリコードが表す画素値に対する、注目画素の予測値の予測誤差を求める。いまの場合、8通りのバイナリコード「00000001」、「00000010」、「00000100」、「00001000」、「00010000」、「00100000」、「01000000」、「10000000」が得られるが、これらのバイナリコードが表す画素値は、それぞれ「1」、「2」、「4」、「8」、「16」、「32」、「64」、「128」であるから、これらの画素値に対する予測値「11」の予測誤差（予測誤差の大きさ）は、それぞれ、10、9、7、3、5、21、53、117となる。

## 【0083】

ビットスワップ埋め込み部22は、予測誤差を求めると、ビットスワップの結果得られたバイナリコードを、各バイナリコードについて得られた予測誤差が小さい順に並べたときの、埋め込み対象データの値に対応する順番のバイナリコー

ドを、埋め込み後画素値に対応するバイナリコードとして出力する。

【0084】

即ち、注目画素の画素値が「16」で、その予測値が「11」である場合には、ビットスワップの結果得られたバイナリコードを、予測誤差が小さい順に並べると、図10に示すようになる。

【0085】

さらに、図10では、第 $i+1$ 位に位置するバイナリコードに、埋め込み対象データ# $i$ が対応付けられており、従って、埋め込み対象データが「3」である場合には、第4（ $=3+1$ ）位に位置するバイナリコード「00000010」が、埋め込み後画素値に対応するバイナリコードとして出力される。この場合、埋め込み後画素値は、「00000010」に対応する「2」となる。

【0086】

なお、本実施の形態では、ビットスワップの結果得られたバイナリコードを、各バイナリコードについて得られた予測誤差が小さい順に並べたときに、第 $i+1$ 位に位置するバイナリコードに、埋め込み対象データ# $i$ を対応付けるようにしているが、どの順位のバイナリコードに、値がいくつの埋め込み対象データを対応付けるかは、特に限定されるものではない。但し、どの順位のバイナリコードに、値がいくつの埋め込み対象データを対応付けるかは、埋め込み符号化装置と復号装置とで統一しておく必要がある。

【0087】

また、あるバイナリコードと、他のバイナリコードについての予測誤差が同一の値になることがあり得るが、この場合、その2つのバイナリコードを、どのような順位付けにするかは、あらかじめ決めておくようにすれば良い。即ち、予測誤差が同一の2つのバイナリコードについては、例えば、対応する画素値が小さい方のバイナリコードを高い順位にするように決めておくことができる。

【0088】

ビットスワップ埋め込み部22は、埋め込み後画素値を求めた後（求める前でも、同時でも良い）、予測誤差が小さい順に並べたバイナリコードのうち、注目画素の画素値を表すバイナリコードの順位を表す情報を、補正コードとして出力

する。

#### 【0089】

即ち、図10では、第*i*位に位置するバイナリコードに、補正コード#*i*-1が対応付けられており、従って、注目画素の画素値が「16」である場合には、その「16」に対応するバイナリコード「00010000」は第2位であるから、補正コードとしては、「1」( $=2-1$ )が出力される。

#### 【0090】

ここで、予測誤差が小さい順に並べたバイナリコードのうち、予測誤差が最も小さいバイナリコード(第1位のバイナリコード)を、基準コードというものとする、補正コードは、基準コードに対する、注目画素の画素値が表すバイナリコードの相対位置を表す情報であるといえることができる。

#### 【0091】

なお、本実施の形態では、ビットスワップの結果得られたバイナリコードを、各バイナリコードについて得られた予測誤差が小さい順に並べたときに、第*i*位に位置するバイナリコードに、補正コード#*i*-1を対応付けるようにしているが、どの順位のバイナリコードに、値がいくつの補正コードを対応付けるかは、特に限定されるものではない。但し、バイナリコードと埋め込み対象データとの対応付けと同様に、どの順位のバイナリコードに、値がいくつの補正コードを対応付けるかは、埋め込み符号化装置と復号装置とで統一しておく必要がある。

#### 【0092】

次に、図11は、図8の埋め込み符号化装置が出力する多重化データから、元の画素値と埋め込み対象データを復号する復号装置の一実施の形態の構成例を示している。なお、図中、図5における場合と対応する部分については、同一の符号を付してあり、以下では、その説明は、適宜省略する。即ち、図11の復号装置は、DEMUX(デマルチプレクサ)31、伸張部32、および補正コード用メモリ33が新たに設けられているとともに、ビットスワップ戻し部12に替えて、ビットスワップ戻し部34が設けられている他は、図5における場合と同様に構成されている。

#### 【0093】

DEMUX 31には、図8の埋め込み符号化装置が出力する多重化データが、所定の伝送媒体または記録媒体を介して供給されるようになっており、DEMUX 31は、多重化データを、埋め込み後画像データと符号化補正コードに分離する。埋め込み後画像データは、埋め込み後画像データ用メモリ11に供給され、符号化補正コード32は、伸張部32に供給される。

【0094】

伸張部32は、DEMUX 31からの符号化補正コードをエントロピー復号し、補正コードとして、補正コード用メモリ33に供給する。補正コード用メモリ33は、伸張部32からの補正コードを一時記憶する。

【0095】

ビットスワップ戻し部34は、図5のビットスワップ戻し部12における場合と同様に、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成する画素を、例えば、ラスタスキャン順に、順次、注目画素とし、その注目画素の埋め込み後画素値を、埋め込み後画像データ用メモリ11から読み出すとともに、注目画素の画素値の予測値を、予測値取得部15から受信する。さらに、ビットスワップ戻し部34は、注目画素の埋め込み後画素値を表すビット列を構成する各ビットを、注目画素の予測値に応じてビットスワップし、そのビットスワップ結果に基づいて、注目画素に埋め込まれていた埋め込み対象データを復号する。また、ビットスワップ戻し部34は、ビットスワップ結果と、補正コード用メモリ33に記憶された注目画素についての補正コードに基づいて、注目画素の画素値を復号する。復号された注目画素の画素値は、ビットスワップ戻し部34から画像データ用メモリ13に供給され、埋め込み対象データは、ビットスワップ戻し部34から埋め込み対象データ用メモリ14に供給される。

【0096】

次に、図12のフローチャートを参照して、図11の復号装置の処理（復号処理）について説明する。

【0097】

復号装置に対して、例えば、1フレーム（またはフィールド）分の多重化データが供給されると、その多重化データは、DEMUX 31において、埋め込み後

画像データと符号化補正コードとに分離される。そして、ステップS31において、埋め込み後画像データは、埋め込み後画像データ用メモリ11に供給されて記憶される。さらに、ステップS31では、伸張部32において、符号化補正コードがエントロピー復号され、補正コード用メモリ33に供給されて記憶される。

#### 【0098】

その後、ビットスワップ戻し部34は、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成する画素のうち、ラスタスキャン順で、まだ注目画素としていないものを注目画素とし、予測値取得部15は、ステップS32において、画像データ用メモリ13に記憶された、既に復号された画素値に基づいて、注目画素の予測値を求め、ビットスワップ戻し部34に供給する。即ち、予測値取得部15は、図8の予測値取得部21と同様に、注目画素の左隣の画素の画素値を、注目画素の予測値とし、ビットスワップ戻し部34に供給する。

#### 【0099】

ビットスワップ戻し部34は、注目画素の埋め込み後画素値を、埋め込み後画像データ用メモリ11から読み出すとともに、注目画素についての補正コードを、補正コード用メモリ33から読み出す。さらに、ビットスワップ戻し部34は、注目画素の画素値の予測値を、予測値取得部15から受信し、ステップS33において、注目画素の埋め込み後画素値を表すビット列を構成する各ビットを、注目画素の予測値に応じてビットスワップし、そのビットスワップ結果と補正コードから、注目画素の画素値、およびそこに埋め込まれていた埋め込み対象データを復号して、ステップS34に進む。

#### 【0100】

ステップS34では、ビットスワップ戻し部34は、注目画素の画素値の復号値を、画像データ用メモリ13に供給して記憶させるとともに、埋め込み対象データの復号値を、埋め込み対象データ用メモリ14に供給して記憶させる。

#### 【0101】

以下、ステップS35、S36において、図6のステップS15、S16にお



ける場合とそれぞれ同様の処理が行われ、処理を終了する。

#### 【0 1 0 2】

なお、図 1 2 のフローチャートの処理は、復号装置に、1 フレーム分の多重化データが供給されるごとに、その 1 フレームの多重化データについて行われる。

#### 【0 1 0 3】

以上のような復号処理によれば、例えば、図 1 3 に示すように、埋め込み後画素値が、画素値と埋め込み対象データに復号される。

#### 【0 1 0 4】

即ち、図 1 3 は、図 1 0 で説明したように、画素値「1 6」に、値が 3 の埋め込み対象データを埋め込むことによって得られた埋め込み後画素値「2」を復号する場合を示している。なお、補正コードは、図 1 0 で説明したように、「1」が得られているものとする。

#### 【0 1 0 5】

埋め込み後画素値「2」を表すバイナリコードは、「0 0 0 0 0 0 1 0」であるが、このバイナリコードは、元の画素値を表すバイナリコードをビットスワップすることにより得られたものであるから、元の画素値を表すバイナリコードは、埋め込み後画素値「2」を表すバイナリコード「0 0 0 0 0 0 1 0」をビットスワップすることにより得られる全パターンのビット列の中に存在する。従って、埋め込み後画素値「2」を表すバイナリコード「1 0 0 0 0 0 0 0」をビットスワップすることにより得られる全パターンのビット列の中から、元の画素値を表すバイナリコードを見つけ出すことが、元の画素値を復号することになる。

#### 【0 1 0 6】

また、図 8 の埋め込み符号化装置では、元の画素値は、その画素値に対応するバイナリコードのビットスワップの結果得られるバイナリコードを、予測値の予測誤差が小さい順に並べたときの、埋め込み対象データの値に対応する順位に位置するバイナリコードに対応する値の埋め込み後画素値に埋め込み符号化されるから、埋め込み後画素値を表すバイナリコードのビットスワップの結果得られるバイナリコードを、予測誤差が小さい順に並べたときの、埋め込み後画素値を表すバイナリコードの順位が分かれば、埋め込み後画素値に埋め込まれている埋め

込み対象データを復号することができる。

【0107】

そこで、ビットスワップ戻し部34は、まず、画素値を復号するために、埋め込み後画素値「2」を表すバイナリコード「10000000」をビットスワップすることにより、そのバイナリコードから得られる全パターンのビット列を求める。従って、いまの場合、8通りのバイナリコード「00000001」、「00000010」、「00000100」、「00001000」、「00010000」、「00100000」、「01000000」、「10000000」が求められる。

【0108】

さらに、ビットスワップ戻し部34は、ビットスワップの結果得られるバイナリコードが表す画素値に対する、注目画素の予測値の予測誤差を求める。いまの場合、8通りのバイナリコード「00000001」、「00000010」、「00000100」、「00001000」、「00010000」、「00100000」、「01000000」、「10000000」が求められるが、これらのバイナリコードが表す画素値は、それぞれ「1」、「2」、「4」、「8」、「16」、「32」、「64」、「128」であるから、これらの画素値に対する予測値「11」の予測誤差（予測誤差の大きさ）は、それぞれ、10、9、7、3、5、21、53、117となる。

【0109】

ビットスワップ戻し部34は、予測誤差を求めると、ビットスワップの結果得られたバイナリコードを、各バイナリコードについて得られた予測誤差が小さい順に並べたときの、補正コードに対応する順番のバイナリコードを、元の画素値に対応するバイナリコードとして出力する。

【0110】

即ち、注目画素の埋め込み後画素値が「2」で、その予測値が「11」である場合には、ビットスワップの結果得られたバイナリコードを、上述の予測誤差が小さい順に並べると、図13に示すようになる。

【0111】

さらに、図13では、図10における場合と同様に、第 $i$ 位に位置するバイナリコードに、補正コード# $i-1$ が対応付けられており、従って、補正コードが「1」である場合には、第2( $=1+1$ )位に位置するバイナリコード「00010000」が表す値「16」が元の画素値の復号結果となる。

## 【0112】

また、ビットスワップ戻し部34は、ビットスワップの結果得られたバイナリコードを、各バイナリコードについて得られた予測誤差が小さい順に並べたときの、埋め込み後画素値に対応するバイナリコードの順位に対応する値を、埋め込み対象データの復号結果として出力する。

## 【0113】

即ち、図13では、図10における場合と同様に、第 $i+1$ 位に位置するバイナリコードに、埋め込み対象データ# $i$ が対応付けられており、従って、埋め込み後画素値が「2」である場合には、対応するバイナリコード「00000010」は、第4位であるから、埋め込み対象データの復号結果は、「3」( $=4-1$ )となる。

## 【0114】

以上のようにして、埋め込み後画素値「2」は、元の画素値「16」とそこに埋め込まれた埋め込み対象データ「3」に、正確に復号される。

## 【0115】

以上のように、補正コードを用いる場合には、画素値と埋め込み対象データとを、必ず正確に復号すること、即ち、完全可逆の埋め込み符号化および復号を行うことができる。

## 【0116】

ところで、補正コードを用いる場合においては、完全可逆の処理を実現することができるが、埋め込み符号化結果のデータ量は、補正コードを用いない場合に比較して、符号化補正コードのデータ量だけ増加する。従って、圧縮率の観点からは、符号化補正コードのデータ量をできるだけ少なくすることが要求される。

## 【0117】

そして、補正コードをエントロピー符号化等して、符号化補正コードとする場

合、その符号化補正コードのデータ量を少なくするには、補正コードを、ある値に集中させることが必要となる。

#### 【0118】

しかしながら、前述したように、画素値に割り当てられる従来のバイナリコード（以下、適宜、従来コードという）に対応する画素値の間隔は、密のところもあれば、粗のところもあるため、特に、間隔が密になっている画素値については、予測値として得られる値の変動（予測値の精度）によって、補正コードがばらつくことになる。

#### 【0119】

即ち、図14（A）は、8ビットの従来コードのうち、「1」が1ビットだけのもののビットスワップ結果の全8パターンと、対応する画素値とを示している。

#### 【0120】

例えば、いま、注目画素の画素値が、従来コード「00010000」に対応する値「16」であるとし、その注目画素の予測値として、値「17」が得られた場合に、従来コード「00010000」のビットスワップ結果としての8パターンの従来コードを、各従来コードに対応する画素値に対する、予測値「17」の予測誤差の小さい順に並べると、図14（B）に示すようになる。この場合、注目画素の画素値「16」に対する予測値「17」の予測誤差が「1」（ $= |17 - 16|$ ）で、最も小さいから、即ち、注目画素の画素値「16」に対応する従来コード「00010000」の順位は、第1位であるから、補正コードは「0」となる。

#### 【0121】

一方、注目画素の予測値として、例えば、値「8」が得られた場合に、従来コード「00010000」のビットスワップ結果としての8パターンの従来コードを、各従来コードに対応する画素値に対する、予測値「8」の予測誤差の小さい順に並べると、図14（C）に示すようになる。この場合、注目画素の画素値「16」に対する予測値「8」の予測誤差は「8」（ $= |8 - 16|$ ）で、5番目に小さいから、即ち、注目画素の画素値「16」に対応する従来コード「00

010000」の順位は、第5位であるから、補正コードは「4」となる。

#### 【0122】

このように、予測値によって、注目画素の画素値「16」を表す従来コード「00010000」の順位が第1位から第4位に大きく変化するのには、注目画素の画素値「16」以下の画素値「1」、「2」、「4」、「8」の間隔が、密であることに起因する。即ち、注目画素の画素値に対応する従来コードをビットスワップして得られるビットスワップ結果に対応する画素値の間隔が密であると、予測値が少し変化するだけで、ビットスワップ結果としての従来コードが表す画素値に対する予測誤差を小さくする従来コードの順位が大きく変動する。補正コードは、この順位に対応しているから、順位が大きく変動すれば、補正コードも大きく変動することとなる。

#### 【0123】

従って、補正コードの変動を小さくして、ある値に集中させるには、注目画素の画素値に対応するビット列をビットスワップすることにより得られるビット列、即ち、0または1の数が同一のビット列をビットスワップすることにより得られるビット列に対して、できるだけ間隔が粗の画素値（間隔が広い）を割り当てる必要がある。

#### 【0124】

一方、画素値として取り得る値の個数は、画素に割り当てられるビット数によって決まる有限の値となるから、0または1の数があある値のビット列をビットスワップすることにより得られるビット列に対して、非常に広い間隔の画素値を割り当てたのでは、0または1の数が他の値のビット列をビットスワップすることにより得られるビット列に対して割り当てることのできる画素値の間隔が密になる（狭くなる）。

#### 【0125】

従って、0または1の数が同一のビット列に対して、各ビット列に対応する値どうしの間隔が、均一で、かつ、なるべく粗になるように、画素値を割り当てるようにすれば、補正コードの変動を小さくすることができる。

#### 【0126】

そこで、8ビットのビット列に対して、例えば、図15および図16に示すように、画素値を割り当てることとする。

#### 【0127】

なお、図15および図16において、codeの列は、8ビットのビット列を表し、oldの列は、codeの列におけるビット列を従来コードとして見た場合の、その従来コードに対応する画素値を表す。また、newの列は、codeの列におけるビット列を、画素値に割り当てる新たなコード（以下、適宜、新コードという）として見た場合の、その新コードに対応する画素値を表す。

#### 【0128】

上述したように、新コードにおいては、0または1の数が同一の新コードに対して、各新コードに対応する画素値どうしの間隔が、均一で、かつ、なるべく粗になるように、画素値が割り当てられており、その結果、予測値として得られる値の変動（予測値の精度）に起因する補正コードのばらつきを低減することができる。

#### 【0129】

即ち、図17は、8ビットの新コードのうち、「1」が6ビットだけのもののビットスワップ結果の全28パターンと、対応する画素値とを示している。

#### 【0130】

例えば、いま、注目画素の画素値が、図14で説明した場合の同一の「16」であるとする、画素値「16」に対応する新コード（図15および図16において、newの列が「16」になっているcodeの列のビット列）は、「01011111」であり、この新コードをビットスワップして得られるビット列としての新コードは、図17に示す28パターン存在する。なお、図17においては、新コードを、その新コードに対応する（割り当てられている）画素値とともに示してある。

#### 【0131】

この場合、注目画素の予測値として、図14（B）における場合と同様に、値「17」が得られたとすると、新コード「01011111」のビットスワップ結果としての28パターンの新コードを、各新コードに対応する画素値に対する

、予測値「17」の予測誤差の小さい順に並べると、図18に示すようになる。

【0132】

なお、予測誤差が同一の新コードについては、割り当てられている画素値が小さいものの方の順位を上位にしてある。

【0133】

図18では、注目画素の画素値「16」に対する予測値「17」の予測誤差が「1」( $=|17-16|$ )で、最も小さいから、即ち、注目画素の画素値「16」に対応する新コード「00010000」の順位は、第1位であるから、補正コードは「0」となる。

【0134】

一方、注目画素の予測値として、例えば、図14(C)における場合と同様に、値「8」が得られたとすると、新コード「01011111」のビットスワップ結果としての28パターンの新コードを、各新コードに対応する画素値に対する、予測値「8」の予測誤差の小さい順に並べると、図19に示すようになる。この場合、注目画素の画素値「16」に対する予測値「8」の予測誤差は「8」( $=|8-16|$ )で、2番目に小さいから、即ち、注目画素の画素値「16」に対応する新コード「01011111」の順位は、第2位であるから、補正コードは「1」となる。

【0135】

以上のように、新コードにおいては、0または1の数が同一の新コードに対して、各新コードに対応する画素値どうしの間隔が、均一で、かつ、なるべく粗になるように、画素値が割り当てられているため、予測値として得られる値が変動しても、予測誤差を小さくする新コードの順位の変動を小さく抑えることができ、その結果、補正コードの変動も小さく抑えることができる。従って、新コードを採用することにより、補正コードは、ある値付近、即ち、上述のように、予測誤差を小さくする新コードの順位にしたがって、0からの整数値の補正コードを割り当てる場合には、0付近に集中する。

【0136】

そして、このように、0付近に集中する補正コードをエントロピー符号化する

場合には、値が大きくばらつく補正コードをエントロピー符号化する場合に比較して、圧縮率を向上させることができる。

#### 【0137】

そこで、図20は、以上のような新コードを利用して、埋め込み符号化処理を行う埋め込み符号化装置の一実施の形態の構成例を示している。なお、図中、図8における場合と対応する部分については、同一の符号を付してあり、以下では、その説明は、適宜省略する。即ち、図20の埋め込み符号化装置は、コード変換部41が新たに設けられているとともに、ビットスワップ埋め込み部22に替えて、ビットスワップ埋め込み部42が設けられている他は、図8における場合と同様に構成されている。

#### 【0138】

コード変換部41には、埋め込み符号化装置に入力される画像データが供給されるようになっており、コード変換部41は、その画像データを構成する画素値を表すビット列を、従来コードから新コードに変換し、画像データ用メモリ1に供給する。

#### 【0139】

ビットスワップ埋め込み部42は、新コードで表される画素値を対象として、図8のビットスワップ埋め込み部22における場合と同様の処理を行うことで、埋め込み後画素値と補正コードを求める。

#### 【0140】

即ち、図21は、図20のビットスワップ埋め込み部42の構成例を示している。

#### 【0141】

図20の予測値取得部21が出力する注目画素の予測値は、予測誤差計算部53に、画像データ用メモリ1が出力する注目画素の画素値は、ビットスワップコード生成部51に、埋め込み対象データ用メモリ2が出力する埋め込み対象データは、ビットスワップコード決定部55に、それぞれ供給されるようになっている。

#### 【0142】



ビットスワップコード生成部51は、そこに供給される注目画素の画素値を表す新コードをビットスワップすることにより、全パターンのビットスワップ結果を求め、各ビットスワップ結果が表す画素値（以下、適宜、ビットスワップ値という）を予測誤差計算部53に供給する。さらに、ビットスワップコード生成部51は、ビットスワップの結果得られた全パターンの新コードを、ビットスワップコード用メモリ52に供給する。

#### 【0143】

ビットスワップコード用メモリ52は、ビットスワップコード生成部51から供給されるビットスワップ結果としての新コードを一時記憶する。予測誤差計算部53は、注目画素の予測値の、ビットスワップコード生成部51からのビットスワップ値に対する予測誤差を計算し、予測誤差用メモリ54に供給する。予測誤差用メモリ54は、予測誤差計算部53から供給される、各ビットスワップ結果に対応する新コードについての予測誤差を一時記憶する。

#### 【0144】

ビットスワップコード決定部55は、予測誤差用メモリ54に記憶された予測誤差を読み出し、小さい順にソートする。さらに、ビットスワップコード決定部55は、予測誤差のソート結果における、注目画素の画素値を表す新コードの順位を検出し、その順位に対応する値を、補正コードとして出力する。

#### 【0145】

また、ビットスワップコード決定部55は、予測誤差のソート結果における、埋め込み対象データの値に対応する順位を検出し、ビットスワップコード用メモリ72を参照することで、その順位の新コードによって表される画素値を求め、埋め込み後画素値として出力する。

#### 【0146】

次に、図22のフローチャートを参照して、図20の埋め込み符号化装置の処理（埋め込み符号化処理）について説明する。

#### 【0147】

埋め込み符号化装置に対して、例えば、1フレーム（またはフィールド）の画像データと、その1フレームの画像データに埋め込む埋め込み対象データが供給

されると、ステップ S 4 1 において、コード変換部 4 1 は、その画像データを構成する画素値を表すビット列を、従来コードから新コードに変換し、その新コードで表される画素値を、画像データ用メモリ 1 に供給する。

#### 【0148】

画像データ用メモリ 1 は、ステップ S 4 2 において、コード変換部 4 1 から供給される画素値で構成される画像データを記憶する。さらに、ステップ S 4 2 では、埋め込み対象データ用メモリ 2 が、埋め込み対象データを記憶する。

#### 【0149】

そして、ビットスワップ埋め込み部 4 2 は、画像データ用メモリ 1 に記憶された画像データを構成する画素のうち、ラストスキャン順で、まだ注目画素としていないものを注目画素とし、予測値取得部 2 1 は、ステップ S 4 3 において、注目画素の予測値を取得して、ビットスワップ埋め込み部 4 2 に供給する。即ち、予測値取得部 2 1 は、例えば、画像データ用メモリ 1 から、注目画素の左隣の画素値を読み出し、その画素値を、注目画素の予測値として、ビットスワップ埋め込み部 4 2 に供給する。

#### 【0150】

ビットスワップ埋め込み部 4 2 は、ステップ S 4 4 において、予測値取得部 2 1 から注目画素の予測値を受信し、さらに、注目画素の画素値を、画像データ用メモリ 1 から読み出すとともに、その画素値に埋め込み可能なビット数分の埋め込み対象データを、埋め込み対象データ用メモリ 2 から読み出す。そして、ビットスワップ埋め込み部 4 2 は、注目画素の予測値と埋め込み対象データに基づいて、注目画素の画素値を表す新コードをビットスワップすることにより、注目画素の画素値に埋め込み対象データを埋め込んだ埋め込み後画素値と、補正コードを求めるビットスワップ埋め込み処理を行う。

#### 【0151】

即ち、ステップ S 4 4 では、例えば、図 2 3 のフローチャートに示すように、ビットスワップ埋め込み部 4 2 (図 2 1) は、ステップ S 5 1 において、注目画素の画素値、その予測値、注目画素に埋め込む埋め込み対象データを取得する。そして、注目画素の画素値は、ビットスワップコード生成部 5 1 に、注目画素の

予測値は、予測誤差計算部53に、埋め込み対象データは、ビットスワップコード決定部55に、それぞれ供給される。

【0152】

その後、ステップS52に進み、ビットスワップコード生成部51は、注目画素の画素値を表す新コードをビットスワップすることにより、全パターンビットスワップ結果を求め、ビットスワップコード用メモリ52に供給して記憶させる。また、ステップS52では、ビットスワップコード生成部51は、各ビットスワップ結果が表す画素値であるビットスワップ値を、予測誤差計算部53に供給する。さらに、ステップS52では、予測誤差計算部53が、注目画素の予測値の、ビットスワップコード生成部51からのビットスワップ値に対する予測誤差を計算し、予測誤差用メモリ54に供給して記憶させる。

【0153】

そして、ステップS53に進み、ビットスワップコード決定部55は、予測誤差用メモリ54に記憶された予測誤差を読み出し、小さい順にソートする。さらに、ビットスワップコード決定部55は、予測誤差のソート結果における、注目画素の画素値を表す新コードの順位を検出し、その順位に対応する値を、補正コードとして求める。

【0154】

その後、ビットスワップコード決定部55は、ステップS54において、予測誤差のソート結果における、埋め込み対象データの値に対応する順位（予測誤差が最小のビットスワップ結果の順位を基準として、埋め込み対象データが表す順位）を検出し、その順位の新コードを、ビットスワップコード用メモリ72から読み出す。さらに、ビットスワップコード決定部55は、その新コードによって表される画素値を、埋め込み後画素値として求める。

【0155】

ビットスワップコード決定部55は、以上のようにして、埋め込み後画素値と補正コードを求めると、ステップS55において、その埋め込み後画素値と補正コードを、図20の埋め込み後画像データ用メモリ4と補正コード用メモリ23にそれぞれ供給して記憶させ、リターンする。

## 【0156】

図22に戻り、ステップS44の処理後は、ステップS45に進み、以下、ステップS45乃至S47において、図9のステップS25乃至S27における場合とそれぞれ同様の処理が行われ、処理を終了する。

## 【0157】

従って、ステップS46では、圧縮部24において、補正コードがエントロピー符号化され、符号化補正コードとされるが、上述したように、新コードを採用した場合には、補正コードは0付近に集中するため、その圧縮率は高いものとなる。

## 【0158】

なお、図22のフローチャートの処理は、埋め込み符号化装置に、1フレームの画像データが供給されるごとに、その1フレームの画像データについて行われる。

## 【0159】

次に、図24は、図20の埋め込み符号化装置が出力する多重化データから、元の画素値と埋め込み対象データを復号する復号装置の一実施の形態の構成例を示している。なお、図中、図11における場合と対応する部分については、同一の符号を付してあり、以下では、その説明は、適宜省略する。即ち、図24の復号装置は、ビットスワップ戻し部34に替えて、ビットスワップ戻し部61が設けられているとともに、コード変換部62が新たに設けられている他は、図11における場合と同様に構成されている。

## 【0160】

ビットスワップ戻し部61は、注目画素の埋め込み後画素値、およびその予測値に基づいて、埋め込み後画素値に埋め込まれていた埋め込み対象データを復号するとともに、さらに、補正コードにも基づいて、埋め込み後画素値を、新コードが割り当てられている画素値に復号する。

## 【0161】

コード変換部62は、画像データ用メモリ13から、復号された画素値を読み出し、その画素値を表すビット列を、新コードから従来コードに変換して出力す

る。

#### 【0162】

次に、図25は、図24のビットスワップ戻し部61の構成例を示している。

#### 【0163】

図24の予測値計算部15が出力する注目画素の予測値は、予測誤差計算部73に、埋め込み後画像データ用メモリ11が出力する注目画素の埋め込み後画素値は、ビットスワップコード生成部71に、補正コード用メモリ33が出力する注目画素についての補正コードは、ビットスワップコード決定部75に、それぞれ供給されるようになっている。

#### 【0164】

ビットスワップコード生成部71は、そこに供給される注目画素の埋め込み後画素値を表す新コードをビットスワップすることにより、全パターンのビットスワップ結果を求め、各ビットスワップ結果が表す画素値であるビットスワップ値を、予測誤差計算部73に供給する。さらに、ビットスワップコード生成部71は、ビットスワップの結果得られた全パターンの新コードを、ビットスワップコード用メモリ72に供給する。

#### 【0165】

ビットスワップコード用メモリ72は、ビットスワップコード生成部71から供給されるビットスワップ結果としての新コードを一時記憶する。予測誤差計算部73は、注目画素の予測値の、ビットスワップコード生成部71からのビットスワップ値に対する予測誤差を計算し、予測誤差用メモリ74に供給する。予測誤差用メモリ74は、予測誤差計算部73から供給される、各ビットスワップ結果に対応する新コードについての予測誤差を一時記憶する。

#### 【0166】

ビットスワップコード決定部75は、予測誤差用メモリ74に記憶された予測誤差を読み出し、小さい順にソートする。さらに、ビットスワップコード決定部75は、予測誤差のソート結果における、補正コードに対応する順位の新コードの順位を、ビットスワップコード用メモリ72を参照することで検出し、その新コードが表す画素値を、注目画素の復号結果として出力する。

## 【0167】

また、ビットスワップコード決定部75は、予測誤差のソート結果における、注目画素の埋め込み画素値に対応する新コードの順位を検出し、その順位に対応する値を、その埋め込み画素値に埋め込まれていた埋め込み対象データの復号結果として出力する。

## 【0168】

次に、図26のフローチャートを参照して、図24の復号装置の処理（復号処理）について説明する。

## 【0169】

復号装置に対して、例えば、1フレーム（またはフィールド）分の多重化データが供給されると、その多重化データは、DEMUX31において、埋め込み後画像データと符号化補正コードとに分離される。そして、ステップS61において、埋め込み後画像データは、埋め込み後画像データ用メモリ11に供給されて記憶される。さらに、ステップS61では、伸張部32において、符号化補正コードがエントロピー復号され、補正コード用メモリ33に供給されて記憶される。

## 【0170】

その後、ビットスワップ戻し部61は、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成する画素のうち、ラスタスキャン順で、まだ注目画素としていないものを注目画素とし、予測値取得部15は、ステップS62において、画像データ用メモリ13に記憶された、既に復号された画素値のうち、注目画素の左隣の画素の画素値を読み出し、注目画素の予測値として、ビットスワップ戻し部61に供給する。

## 【0171】

ビットスワップ戻し部61は、ステップS63において、予測値取得部15からの注目画素の予測値を受信し、さらに、注目画素の埋め込み後画素値を、埋め込み後画像データ用メモリ11から読み出すとともに、注目画素についての補正コードを、補正コード用メモリ33から読み出す。そして、ビットスワップ戻し部61は、注目画素の予測値、補正コードに基づいて、注目画素の埋め込み画素

値を表す新コードをビットスワップすることにより、注目画素の画素値と、そこに埋め込まれていた埋め込み対象データを復号するビットスワップ戻し処理を行う。

#### 【0172】

即ち、ステップS63では、例えば、図27のフローチャートに示すように、ビットスワップ埋め込み部42（図25）は、ステップS71において、注目画素の埋め込み後画素値、その予測値、注目画素についての補正コードを取得する。そして、注目画素の埋め込み画素値は、ビットスワップコード生成部71に、注目画素の予測値は、予測誤差計算部73に、補正コードは、ビットスワップコード決定部75に、それぞれ供給される。

#### 【0173】

その後、ステップS72に進み、ビットスワップコード生成部71は、注目画素の埋め込み後画素値を表す新コードをビットスワップすることにより、全パターンのビットスワップ結果を求め、ビットスワップコード用メモリ72に供給して記憶させる。また、ステップS72では、ビットスワップコード生成部71は、各ビットスワップ結果が表す画素値であるビットスワップ値を、予測誤差計算部73に供給する。さらに、ステップS72では、予測誤差計算部73が、注目画素の予測値の、ビットスワップコード生成部71からのビットスワップ値に対する予測誤差を計算し、予測誤差用メモリ74に供給して記憶させる。

#### 【0174】

そして、ステップS73に進み、ビットスワップコード決定部75は、予測誤差用メモリ74に記憶された予測誤差を読み出し、小さい順にソートする。さらに、ビットスワップコード決定部75は、予測誤差のソート結果における、補正コードに対応する順位の新コードを、ビットスワップコード用メモリ72を参照することで検出し、その新コードが表す画素値を、注目画素の復号結果として求める。

#### 【0175】

その後、ビットスワップコード決定部75は、ステップS74において、予測誤差のソート結果における、注目画素の埋め込み画素値に対応する新コードの順

位を検出し、その順位に対応する値を、その埋め込み画素値（または復号された画素値）に埋め込まれていた埋め込み対象データの復号結果として求める。

【0176】

ビットスワップコード決定部75は、以上のようにして、注目画素の画素値と埋め込み対象データを復号すると、ステップS75において、その注目画素の画素値と埋め込み対象データを、画像データ用メモリ13と埋め込み対象データ用メモリ14にそれぞれ供給して記憶させ、リターンする。

【0177】

図26に戻り、ステップS63の処理後は、ステップS64に進み、ビットスワップ戻し部61は、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成するすべての画素を注目画素として処理を行ったかどうかを判定し、まだ、すべての画素を注目画素として処理を行っていないと判定した場合、ラインスキャン順で、まだ、注目画素としていない画素を、新たに注目画素として、ステップS62に戻る。

【0178】

また、ステップS64において、埋め込み後画像データ用メモリ11に記憶された埋め込み後画像データを構成するすべての画素を注目画素として処理を行ったと判定された場合、即ち、画像データ用メモリ13に、1フレーム分の画素値で構成される画像データが記憶されるとともに、埋め込み対象データ用メモリ14に、その画像データに埋め込まれていた埋め込み対象データが記憶された場合、ステップS65に進み、コード変換部62は、画像データ用メモリ13から、復号された画素値を読み出し、その画素値を表すビット列を、新コードから従来コード（バイナリコード）に変換する。

【0179】

そして、ステップS66に進み、コード変換部62から、従来コードで表され画素値が出力されるとともに、埋め込み対象データ用メモリ14から、そこに記憶されている埋め込み対象データ（の復号値）が出力され、処理を終了する。

【0180】

なお、図26のフローチャートの処理は、復号装置に、1フレーム分の多重化



データが供給されるごとに、その1フレームの多重化データについて行われる。

【0181】

次に、図28は、本件発明者が行った埋め込み符号化処理のシミュレーション結果を示している。

【0182】

即ち、図28(A)は、従来コードを用いて埋め込み符号化処理を行った場合のシミュレーション結果を、図28(B)は、新コードを用いて埋め込み符号化処理を行った場合のシミュレーション結果を、それぞれ示している。

【0183】

なお、シミュレーションにおいては、RGB (Red, Green, Blue)の、横×縦が、1920×1035画素の静止画を用い、R、G、Bの各成分に、埋め込み対象データを埋め込んだ。

【0184】

図28において、「埋め込める情報量」は、1画素あたりに埋め込むことのできた埋め込み対象データのビット数を表しており、これは、従来コードを用いる場合(図28(A))であっても、新コードを用いる場合(図28(B))であっても、同一になる。

【0185】

また、「補正コードデータ量(圧縮後)」は、埋め込み符号化処理を行った結果得られる補正コードをハフマン符号化して得られる符号化補正コードの、1画素当たりのデータ量を示しており、図28から、新コードを用いた場合の方が、従来コードを用いる場合に比較して、1画素当たりの符号化補正コードのデータ量が少なくなっていることが分かる。

【0186】

「差分」は、「埋め込める情報量」の値から、「補正コードデータ量(圧縮後)」の値を減算した差分値を示しており、いわば、1画素に埋め込むことのできる、実質的なデータ量を表す。ここで、図28の各欄の値は、小数点以下第3位を四捨五入してある。

【0187】

なお、圧縮率は、画像データのデータ量をAと、その画像データに埋め込むことのできる埋め込み対象データのデータ量をBと、埋め込み符号化処理を行うことにより得られる符号化補正コードのデータ量をCと、それぞれおくと、 $(A + C) / (A + B)$ となる。

## 【0188】

次に、上述の場合には、補正コードを用いることにより、完全可逆の埋め込み符号化および復号を実現するとともに、新コードを採用することで、圧縮率の向上を図ることとしたが、補正コードを用いずに、新コードだけを採用することが可能である。そして、新コードだけを採用する場合でも、従来コードを採用する場合に比較して、復号精度を向上させることができる。

## 【0189】

即ち、0または1の数が同一の従来コードについては、前述したように、小さな画素値において、間隔が密になっているため、比較的精度の高い予測値が得られても、その予測値は、真の画素値に近い他の画素値に対する予測誤差を最小にするものになりやすく、そのため、真の画素値を正確に復号することができない場合が多くなる。

## 【0190】

これに対して、0または1の数が同一の新コードについては、そのような新コードで表される画素値の間隔が、均一で、かつ、なるべく粗になるようになっているため、比較的精度の高い予測値が得られれば、その予測値は、真の画素値に対する予測誤差を最小にするものになりやすく、そのため、真の画素値が正確に復号されることになる。

## 【0191】

次に、上述した一連の処理は、ハードウェアにより行うこともできるし、ソフトウェアにより行うこともできる。一連の処理をソフトウェアによって行う場合には、そのソフトウェアを構成するプログラムが、汎用のコンピュータ等にインストールされる。

## 【0192】

そこで、図29は、上述した一連の処理を実行するプログラムがインストール

されるコンピュータの一実施の形態の構成例を示している。

【0193】

プログラムは、コンピュータに内蔵されている記録媒体としてのハードディスク105やROM103に予め記録しておくことができる。

【0194】

あるいはまた、プログラムは、フロッピーディスク、CD-ROM(Compact Disc Read Only Memory)、MO(Magneto optical)ディスク、DVD(Digital Versatile Disc)、磁気ディスク、半導体メモリなどのリムーバブル記録媒体111に、一時的あるいは永続的に格納(記録)しておくことができる。このようなリムーバブル記録媒体111は、いわゆるパッケージソフトウェアとして提供することができる。

【0195】

なお、プログラムは、上述したようなリムーバブル記録媒体111からコンピュータにインストールする他、ダウンロードサイトから、デジタル衛星放送用の人工衛星を介して、コンピュータに無線で転送したり、LAN(Local Area Network)、インターネットといったネットワークを介して、コンピュータに有線で転送し、コンピュータでは、そのようにして転送されてくるプログラムを、通信部108で受信し、内蔵するハードディスク105にインストールすることができる。

【0196】

コンピュータは、CPU(Central Processing Unit)102を内蔵している。CPU102には、バス101を介して、入出力インタフェース110が接続されており、CPU102は、入出力インタフェース110を介して、ユーザによって、キーボードや、マウス、マイク等で構成される入力部107が操作等されることにより指令が入力されると、それにしたがって、ROM(Read Only Memory)103に格納されているプログラムを実行する。あるいは、また、CPU102は、ハードディスク105に格納されているプログラム、衛星若しくはネットワークから転送され、通信部108で受信されてハードディスク105にインストールされたプログラム、またはドライブ109に装着されたリムーバブル記録媒体111か

ら読み出されてハードディスク 1 0 5 にインストールされたプログラムを、RAM (Random Access Memory) 1 0 4 にロードして実行する。これにより、CPU 1 0 2 は、上述した図 2 2 や、図 2 3、図 2 6、図 2 7 等のフローチャートにしたがった処理、あるいは上述した図 2 0 や、図 2 1、図 2 4、図 2 5 等のブロック図の構成により行われる処理を行う。そして、CPU 1 0 2 は、その処理結果を、必要に応じて、例えば、入出力インタフェース 1 1 0 を介して、LCD (Liquid Crystal Display) やスピーカ等で構成される出力部 1 0 6 から出力、あるいは、通信部 1 0 8 から送信、さらには、ハードディスク 1 0 5 に記録等させる。

## 【 0 1 9 7 】

ここで、本明細書において、コンピュータに各種の処理を行わせるためのプログラムを記述する処理ステップは、必ずしもフローチャートとして記載された順序に沿って時系列に処理する必要はなく、並列的あるいは個別に実行される処理（例えば、並列処理あるいはオブジェクトによる処理）も含むものである。

## 【 0 1 9 8 】

また、プログラムは、1 のコンピュータにより処理されるものであっても良いし、複数のコンピュータによって分散処理されるものであっても良い。さらに、プログラムは、遠方のコンピュータに転送されて実行されるものであっても良い。

## 【 0 1 9 9 】

なお、埋め込み対象データは、どのようなデータであってもかまわない。また、埋め込み対象データとして、その埋め込み対象データを埋め込む画像データの一部を採用することにより、画像データの圧縮を実現することができる。

## 【 0 2 0 0 】

また、本実施の形態では、画像データに対して、埋め込み対象データを埋め込むようにしたが、埋め込み対象データは、画像データ以外の、例えば、音声データ等に埋め込むことも可能である。即ち、埋め込み対象データは、基本的には、予測可能なデータに対して、埋め込むことが可能である。但し、補正コードを用いる場合には、予測できない（または予測しにくい）データに埋め込むことも可能である。

## 【0201】

また、図15および図16に示した新コードと画素値との対応は例示であり、図15および図16に示したものに限定されるものではない。

## 【0202】

さらに、本実施の形態では、注目画素に隣接する画素の画素値や、周辺の画素の画素値の平均値を、注目画素の予測値として用いるようにしたが、その他、注目画素の予測値は、例えば、本件出願人が先に提案しているクラス分類適応処理を利用して求めることも可能である。

## 【0203】

即ち、クラス分類適応処理は、クラス分類処理と適応処理とからなり、クラス分類処理によって、データを、幾つかのクラスのうちのいずれかにクラス分けし、各クラスごとに適応処理を施すものであり、適応処理は、以下のような手法のものである。

## 【0204】

即ち、適応処理では、例えば、画像を構成する、既知の画素と、所定のタップ係数との線形結合により、未知の注目画素の予測値が求められる。

## 【0205】

具体的には、例えば、いま、ある既知の画像を教師データとするとともに、その画像の、注目画素以外の幾つかの画素を生徒データとして、注目画素の画素値  $y$  の予測値  $E[y]$  を、生徒データとしての幾つかの既知の画素の画素値  $x_1, x_2, \dots$  の集合と、所定のタップ係数  $w_1, w_2, \dots$  の線形結合により規定される線形1次結合モデルにより求めることを考える。この場合、予測値  $E[y]$  は、次式で表すことができる。

## 【0206】

$$E[y] = w_1 x_1 + w_2 x_2 + \dots \quad \dots (1)$$

## 【0207】

式(1)を一般化するために、タップ係数  $w_j$  の集合でなる行列  $W$ 、生徒データ  $x_{ij}$  の集合でなる行列  $X$ 、および予測値  $E[y_j]$  の集合でなる行列  $Y'$  を、

【数 1】

$$X = \begin{bmatrix} x_{11} & x_{12} & \cdots & x_{1j} \\ x_{21} & x_{22} & \cdots & x_{2j} \\ \cdots & \cdots & \cdots & \cdots \\ x_{I1} & x_{I2} & \cdots & x_{Ij} \end{bmatrix}$$

$$W = \begin{bmatrix} w_1 \\ w_2 \\ \cdots \\ w_j \end{bmatrix}, Y' = \begin{bmatrix} E[y_1] \\ E[y_2] \\ \cdots \\ E[y_I] \end{bmatrix}$$

で定義すると、次のような観測方程式が成立する。

【0208】

$$XW = Y'$$

・・・ (2)

ここで、行列 $X$ の成分 $x_{ij}$ は、 $i$ 件目の生徒データの集合（ $i$ 件目の教師データ $y_i$ の予測に用いる生徒データの集合）の中の $j$ 番目の生徒データを意味し、行列 $W$ の成分 $w_j$ は、生徒データの集合の中の $j$ 番目の生徒データとの積が演算されるタップ係数を表す。また、 $y_i$ は、 $i$ 件目の教師データを表し、従って、 $E[y_i]$ は、 $i$ 件目の教師データの予測値を表す。なお、式(1)の左辺における $y$ は、行列 $Y$ の成分 $y_i$ のサフィックス $i$ を省略したものであり、また、式(1)の右辺における $x_1, x_2, \cdots$ も、行列 $X$ の成分 $x_{ij}$ のサフィックス $i$ を省略したものである。

【0209】

そして、この観測方程式に最小自乗法を適用して、注目画素の画素値 $y$ に近い予測値 $E[y]$ を求めることを考える。この場合、教師データとなる注目画素の真の画素値 $y$ の集合でなる行列 $Y$ 、およびその画素値 $y$ に対する予測値 $E[y]$ の残差 $e$ の集合でなる行列 $E$ を、

【数 2】

$$E = \begin{bmatrix} e_1 \\ e_2 \\ \cdots \\ e_I \end{bmatrix}, Y = \begin{bmatrix} y_1 \\ y_2 \\ \cdots \\ y_I \end{bmatrix}$$

で定義すると、式(2)から、次のような残差方程式が成立する。

【0210】

$$XW = Y + E$$

... (3)

【0211】

この場合、注目画素の画素値 $y$ に近い予測値 $E[y]$ を求めるためのタップ係数 $w_j$ は、自乗誤差

【数3】

$$\sum_{i=1}^I e_i^2$$

を最小にすることで求めることができる。

【0212】

従って、上述の自乗誤差をタップ係数 $w_j$ で微分したものが0になる場合、即ち、次式を満たすタップ係数 $w_j$ が、注目画素の画素値 $y$ に近い予測値 $E[y]$ を求めるため最適値ということになる。

【0213】

【数4】

$$e_1 \frac{\partial e_1}{\partial w_j} + e_2 \frac{\partial e_2}{\partial w_j} + \dots + e_I \frac{\partial e_I}{\partial w_j} = 0 \quad (j=1, 2, \dots, J)$$

... (4)

【0214】

そこで、まず、式(3)を、タップ係数 $w_j$ で微分することにより、次式が成立する。

【0215】

【数5】

$$\frac{\partial e_i}{\partial w_1} = x_{i1}, \quad \frac{\partial e_i}{\partial w_2} = x_{i2}, \quad \dots, \quad \frac{\partial e_i}{\partial w_J} = x_{iJ}, \quad (i=1, 2, \dots, I)$$

... (5)

【0216】

式 (4) および (5) より、式 (6) が得られる。

【0217】

【数6】

$$\sum_{i=1}^I e_i x_{i1} = 0, \sum_{i=1}^I e_i x_{i2} = 0, \dots, \sum_{i=1}^I e_i x_{iJ} = 0$$

... (6)

【0218】

さらに、式 (3) の残差方程式における生徒データ  $x_{ij}$ 、タップ係数  $w_j$ 、教師データ  $y_i$ 、および残差  $e_i$  の関係を考慮すると、式 (6) から、次のような正規方程式を得ることができる。

【0219】

【数7】

$$\left\{ \begin{array}{l} \left( \sum_{i=1}^I x_{i1} x_{i1} \right) w_1 + \left( \sum_{i=1}^I x_{i1} x_{i2} \right) w_2 + \dots + \left( \sum_{i=1}^I x_{i1} x_{iJ} \right) w_J = \left( \sum_{i=1}^I x_{i1} y_i \right) \\ \left( \sum_{i=1}^I x_{i2} x_{i1} \right) w_1 + \left( \sum_{i=1}^I x_{i2} x_{i2} \right) w_2 + \dots + \left( \sum_{i=1}^I x_{i2} x_{iJ} \right) w_J = \left( \sum_{i=1}^I x_{i2} y_i \right) \\ \dots \\ \left( \sum_{i=1}^I x_{iJ} x_{i1} \right) w_1 + \left( \sum_{i=1}^I x_{iJ} x_{i2} \right) w_2 + \dots + \left( \sum_{i=1}^I x_{iJ} x_{iJ} \right) w_J = \left( \sum_{i=1}^I x_{iJ} y_i \right) \end{array} \right.$$

... (7)

【0220】

なお、式 (7) に示した正規方程式は、行列 (共分散行列)  $A$  およびベクトル  $v$  を、



【数 8】

$$A = \begin{pmatrix} \sum_{i=1}^I x_{i1}x_{i1} & \sum_{i=1}^I x_{i1}x_{i2} & \cdots & \sum_{i=1}^I x_{i1}x_{iJ} \\ \sum_{i=1}^I x_{i2}x_{i1} & \sum_{i=1}^I x_{i2}x_{i2} & \cdots & \sum_{i=1}^I x_{i2}x_{iJ} \\ \vdots & \vdots & \ddots & \vdots \\ \sum_{i=1}^I x_{iJ}x_{i1} & \sum_{i=1}^I x_{iJ}x_{i2} & \cdots & \sum_{i=1}^I x_{iJ}x_{iJ} \end{pmatrix}$$

$$v = \begin{pmatrix} \sum_{i=1}^I x_{i1}y_i \\ \sum_{i=1}^I x_{i2}y_i \\ \vdots \\ \sum_{i=1}^I x_{iJ}y_i \end{pmatrix}$$

で定義するとともに、ベクトル  $W$  を、数 1 で示したように定義すると、式

$$AW = v$$

・・・ (8)

で表すことができる。

【0221】

式 (7) における各正規方程式は、生徒データ  $x_{ij}$  および教師データ  $y_i$  のセットを、ある程度の数だけ用意することで、求めるべきタップ係数  $w_j$  の数  $J$  と同じ数だけたてることができ、従って、式 (8) を、ベクトル  $W$  について解くことで (但し、式 (8) を解くには、式 (8) における行列  $A$  が正則である必要がある)、最適なタップ係数  $w_j$  を求めることができる。なお、式 (8) を解くにあたっては、例えば、掃き出し法 (Gauss-Jordan の消去法) などを用いることが可能である。

## 【0 2 2 2】

以上のようにして、最適なタップ係数 $w_j$ を求めておき、さらに、そのタップ係数 $w_j$ を用い、式(1)により、注目画素の画素値 $y$ に近い予測値 $E[y]$ を求めるのが適応処理である。

## 【0 2 2 3】

注目画素の予測値は、以上のようなクラス分類適応処理によって求めることが可能である。

## 【0 2 2 4】

## 【発明の効果】

本発明の第1のデータ処理装置およびデータ処理方法、並びに記録媒体によれば、第1のデータの各値に割り当てられたビット列である第1のコードが、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換されるとともに、注目している第1のデータである第1の注目データの予測値が求められる。そして、第2のデータおよび第1の注目データの予測値に基づいて、第1の注目データに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第1の注目データに、第2のデータが埋め込まれる。従って、復号精度が高いデータの埋め込みを行うことが可能となる。

## 【0 2 2 5】

本発明の第2のデータ処理装置およびデータ処理方法、並びに記録媒体によれば、第1のデータの各値に割り当てられたビット列である第1のコードを、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である第2のコードに変換した、その第2のコードで表された埋め込みデータのうちの、注目しているものに対応する第1のデータである第1の注目データの予測値が求められる。さらに、第1の注目データの予測値に基づいて、埋め込みデータに対応する第2のコードの各ビットを入れ替えるビットスワップを行うことにより、第2のコードで表される第1の注目データが復号されるとともに、その第1の注目データに埋め込まれている第2のデータを復号される。そして、第1の注目データを表す第2のコードが、第1のコード

に変換される。従って、データを、精度良く復号することが可能となる。

【図面の簡単な説明】

【図 1】

従来の埋め込み符号化装置の一例の構成を示すブロック図である。

【図 2】

図 1 の埋め込み符号化装置の処理を説明するフローチャートである。

【図 3】

図 1 の埋め込み符号化装置の処理を説明する図である。

【図 4】

ビット列における 0 または 1 の数と、そのビット列に埋め込むことのできるデータ量との関係を説明する図である。

【図 5】

従来の復号装置の一例の構成を示すブロック図である。

【図 6】

図 5 の復号装置の処理を説明するフローチャートである。

【図 7】

図 5 の復号装置の処理を説明する図である。

【図 8】

補正コードを用いる埋め込み符号化装置の一実施の形態の構成例を示すブロック図である。

【図 9】

図 8 の埋め込み符号化装置の処理を説明するフローチャートである。

【図 1 0】

図 8 の埋め込み符号化装置の処理を説明する図である。

【図 1 1】

補正コードを用いる復号装置の一実施の形態の構成例を示すブロック図である。

【図 1 2】

図 1 1 の復号装置の処理を説明するフローチャートである。

【図 1 3】

図 1 1 の復号装置の処理を説明する図である。

【図 1 4】

従来コードを用いた場合の埋め込み符号化結果を示す図である。

【図 1 5】

新コードと画素値との対応関係を示す図である。

【図 1 6】

新コードと画素値との対応関係を示す図である。

【図 1 7】

1 が 6 ビットある 8 ビットのビット列のビットスワップパターンを示す図である。

【図 1 8】

新コードを用いた場合の埋め込み符号化結果を示す図である。

【図 1 9】

新コードを用いた場合の埋め込み符号化結果を示す図である。

【図 2 0】

本発明を適用した埋め込み符号化装置の一実施の形態の構成例を示すブロック図である。

【図 2 1】

ビットスワップ埋め込み部 4 2 の構成例を示すブロック図である。

【図 2 2】

図 2 0 の埋め込み符号化装置の処理を説明するフローチャートである。

【図 2 3】

図 2 2 のステップ S 4 4 の処理の詳細を説明するフローチャートである。

【図 2 4】

本発明を適用した復号装置の一実施の形態の構成例を示すブロック図である。

【図 2 5】

ビットスワップ戻し部 6 1 の構成例を示すブロック図である。

【図 2 6】

図 24 の復号装置の処理を説明するフローチャートである。

【図 27】

図 26 のステップ S 63 の処理の詳細を説明するフローチャートである。

【図 28】

本件発明者によるシミュレーション結果を示す図である。

【図 29】

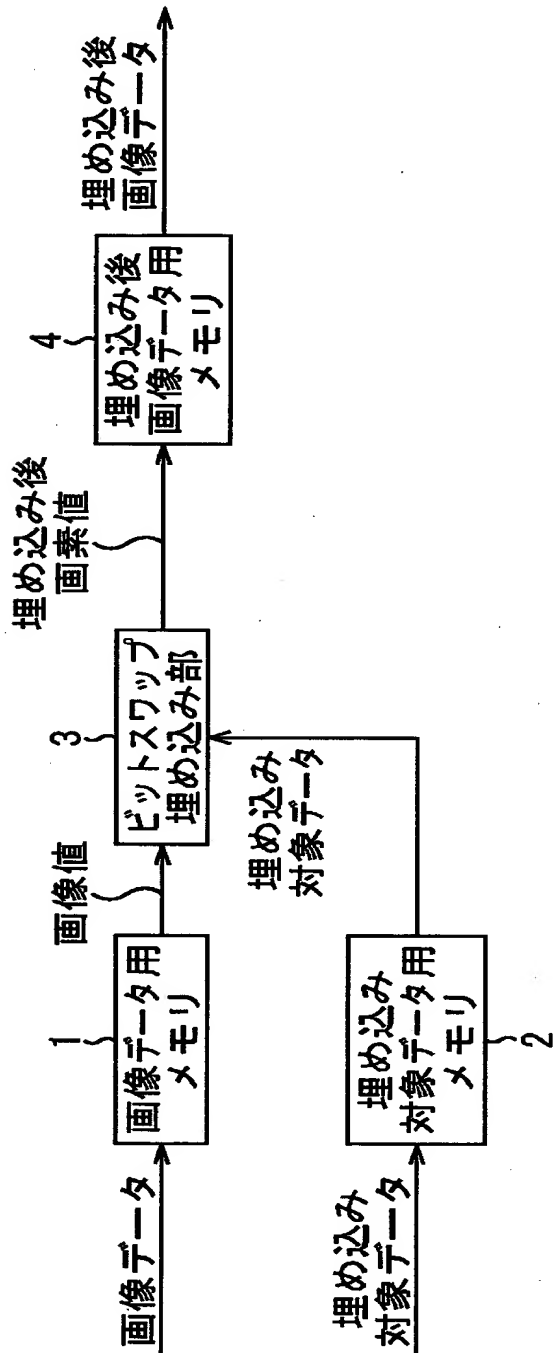
本発明を適用したコンピュータの一実施の形態の構成例を示すブロック図である。

【符号の説明】

1 画像データ用メモリ, 2 埋め込み対象データ用メモリ, 4 埋め込み後画像データ用メモリ, 11 埋め込み後画像データ用メモリ, 13 画像データ用メモリ, 14 埋め込み対象データ用メモリ, 15 予測値取得部, 21 予測値取得部, 23 補正コード用メモリ, 24 圧縮部, 25 MUX, 31 DEMUX, 32 伸張部, 33 補正コード用メモリ, 41 コード変換部, 42 ビットスワップ埋め込み部, 51 ビットスワップコード生成部, 52 ビットスワップコード用メモリ, 53 予測誤差計算部, 54 予測誤差用メモリ, 55 ビットスワップコード決定部, 61 ビットスワップ戻し部, 62 コード変換部, 71 ビットスワップコード生成部, 72 ビットスワップコード用メモリ, 73 予測誤差計算部, 74 予測誤差用メモリ, 75 ビットスワップコード決定部, 101 バス, 102 CPU, 103 ROM, 104 RAM, 105 ハードディスク, 106 出力部, 107 入力部, 108 通信部, 109 ドライブ, 110 入出力インタフェース, 111 リムーバブル記録媒体

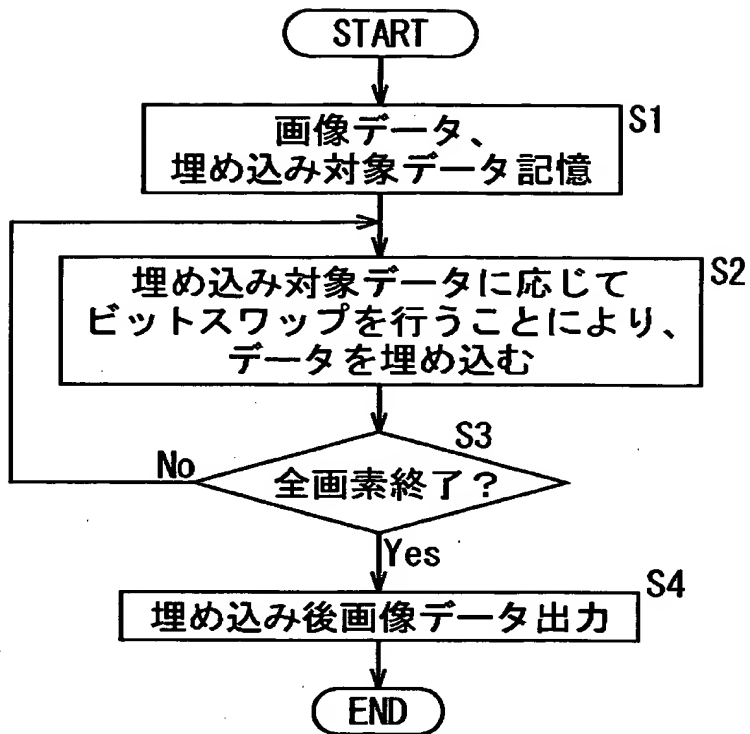
【書類名】 図面

【図1】



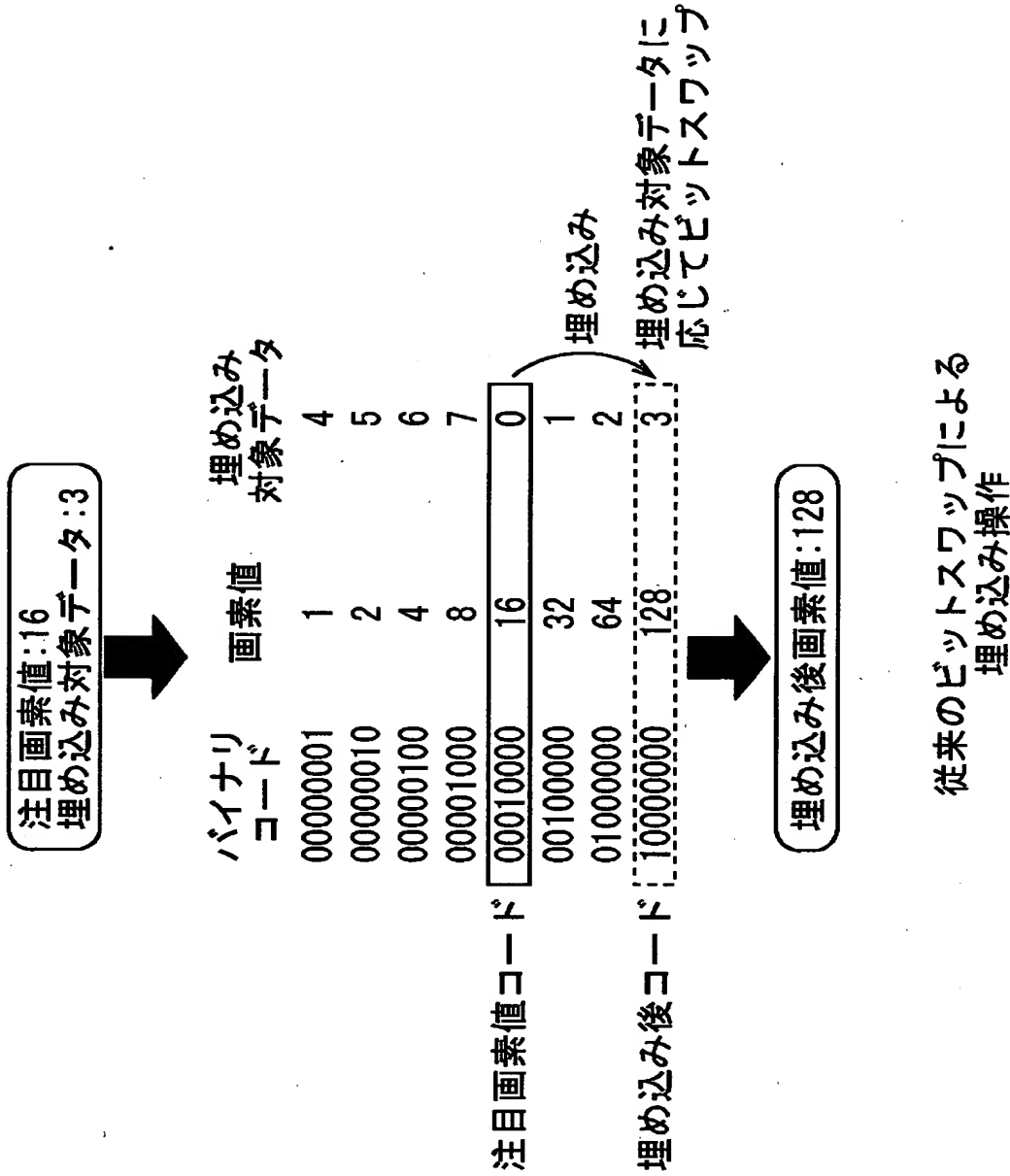
従来のビットスワップによる埋め込み符号化装置

【図 2】



従来のビットスワップによる埋め込みの処理の流れ

【図3】



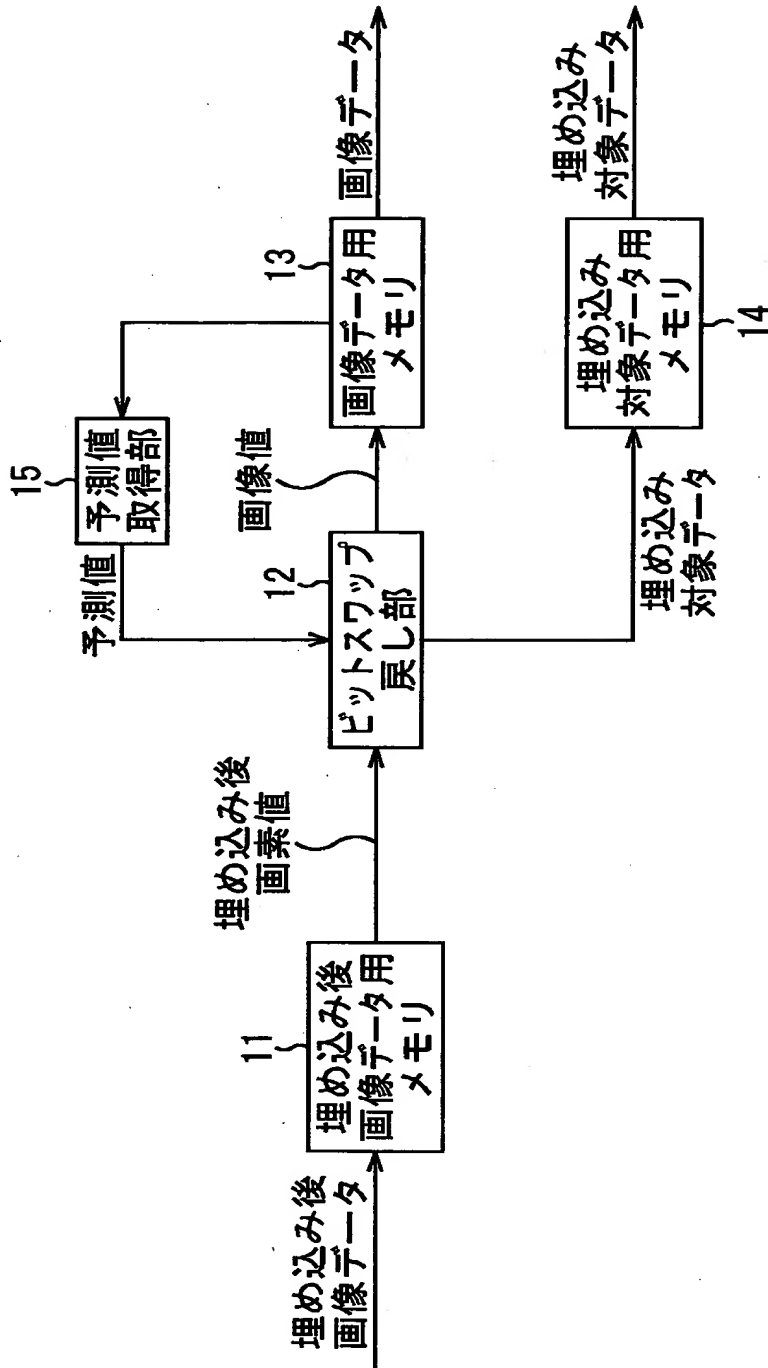


【図 4】

ビットスワップで埋め込めるデータ

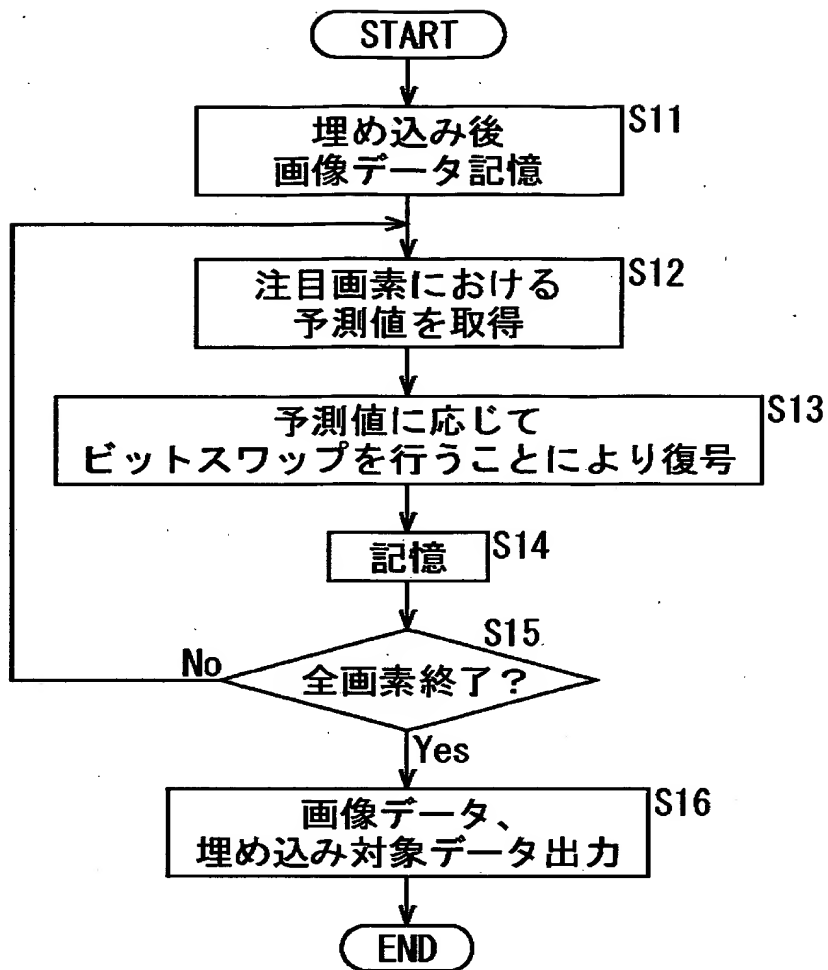
0のビット数	1のビット数	パターン数[通り]	埋め込めるデータ[通り]	情報量[bit]
0	8	1	0	0.0
1	7	8	8	3.0
2	6	28	28	4.8
3	5	56	56	5.8
4	4	70	70	6.1
5	3	56	56	5.8
6	2	28	28	4.8
7	1	8	8	3.0
8	0	1	0	0.0

【図5】



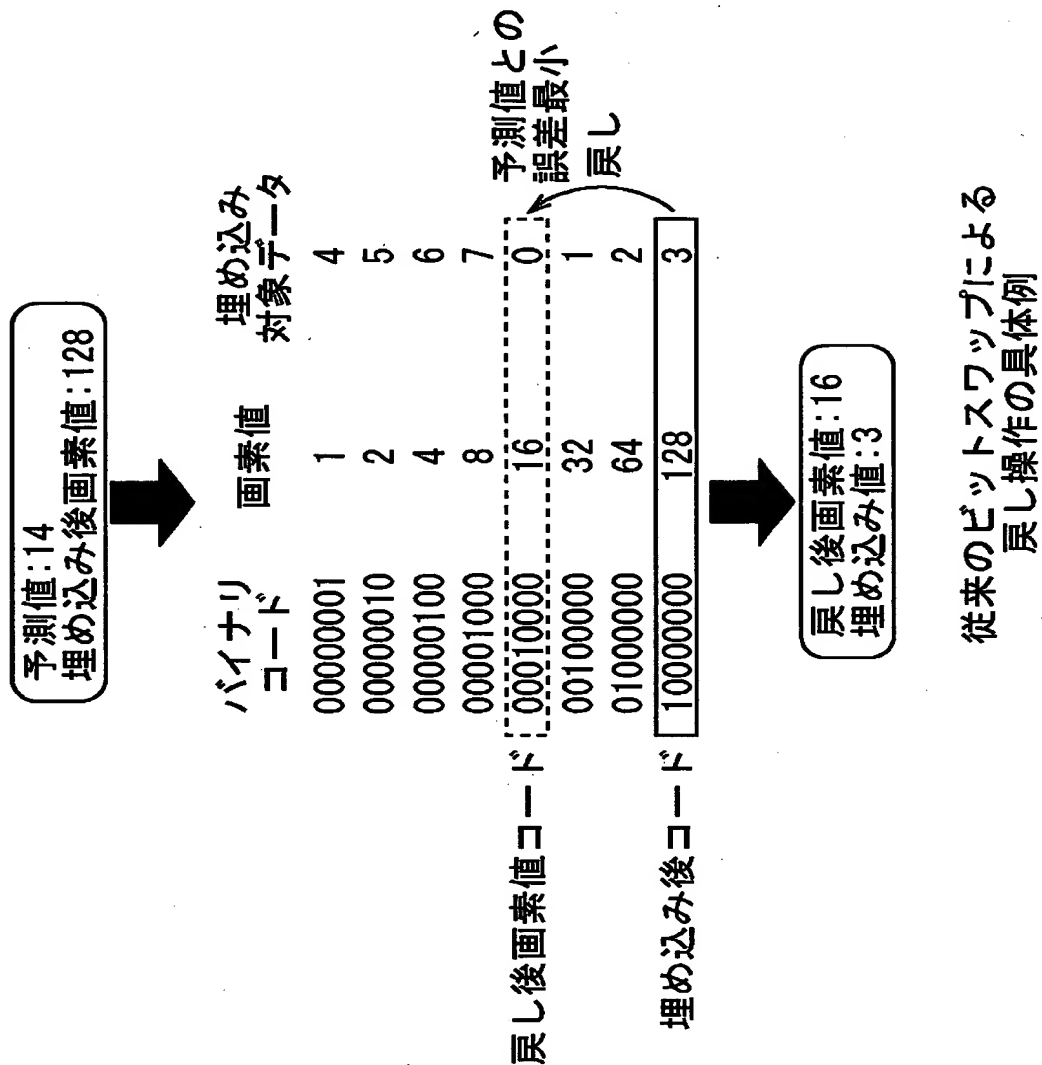
従来のビットスワップによる復号装置

【図6】

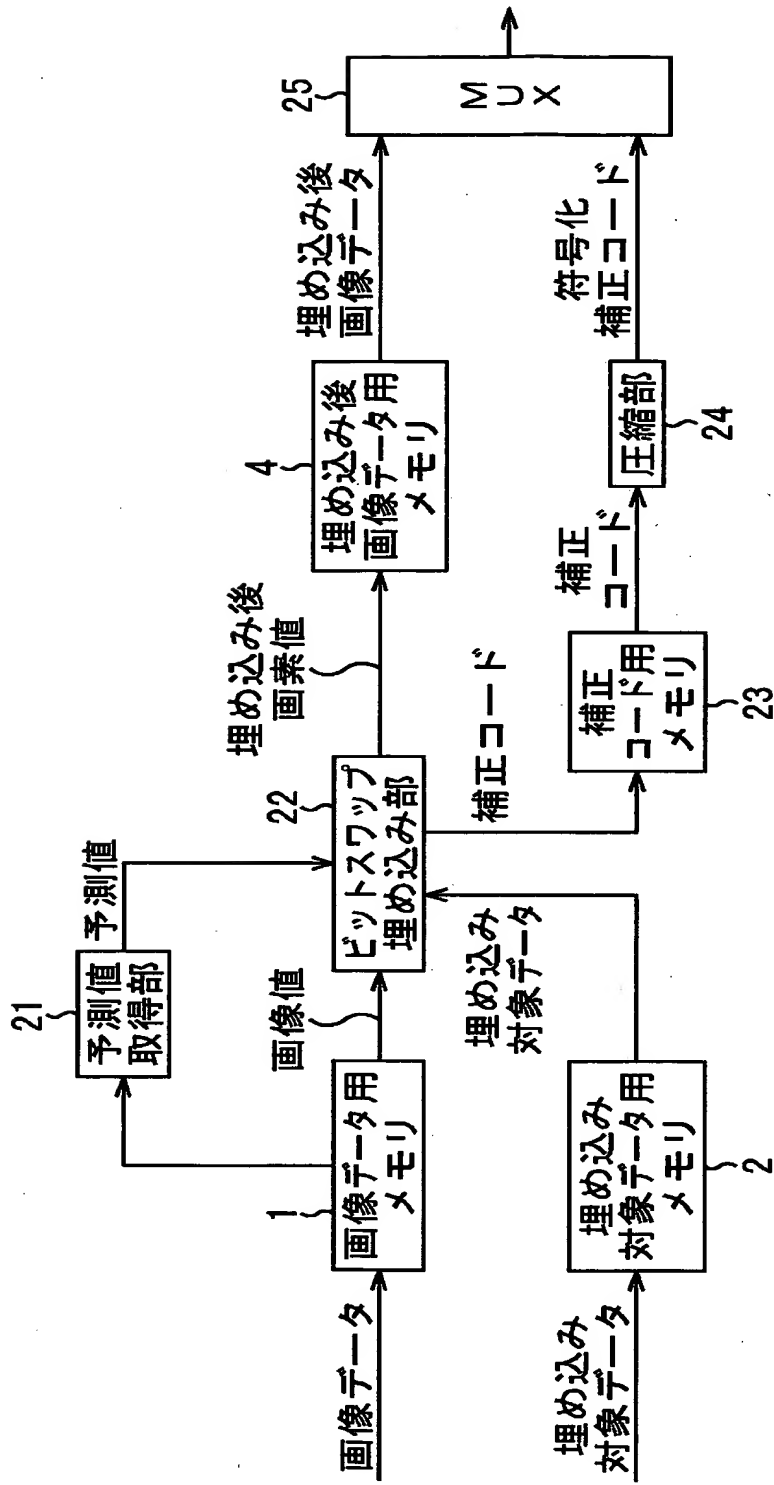


従来のビットスワップによる復号処理の流れ

【図 7】

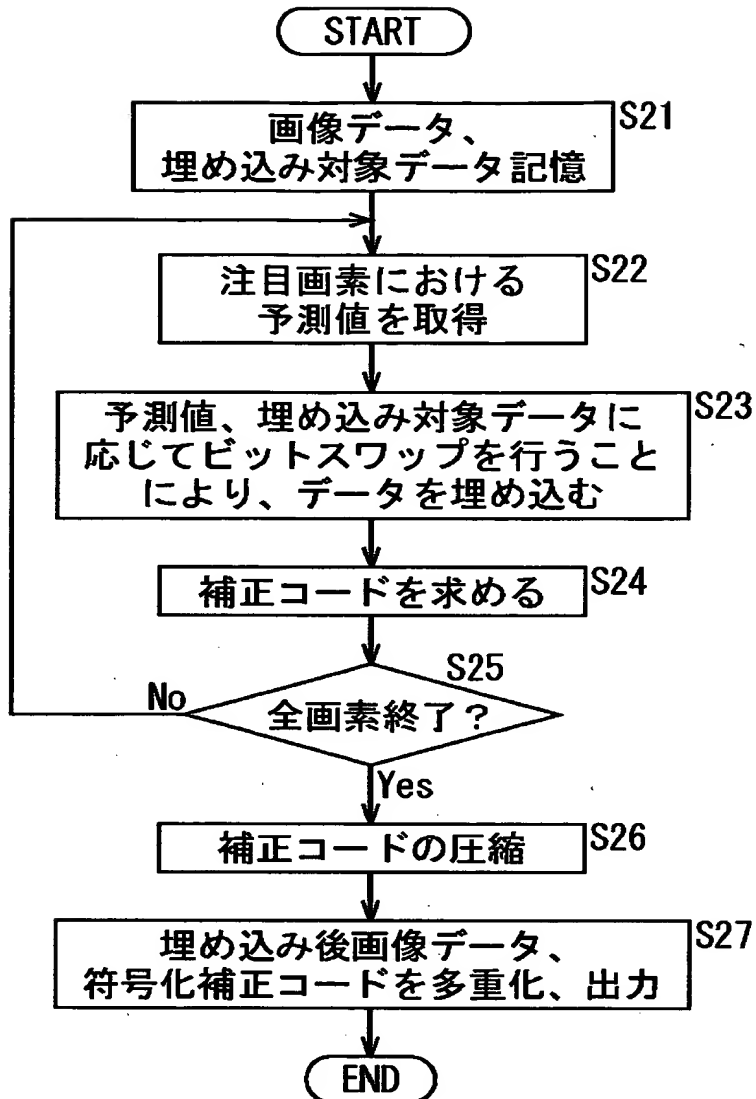


【図8】



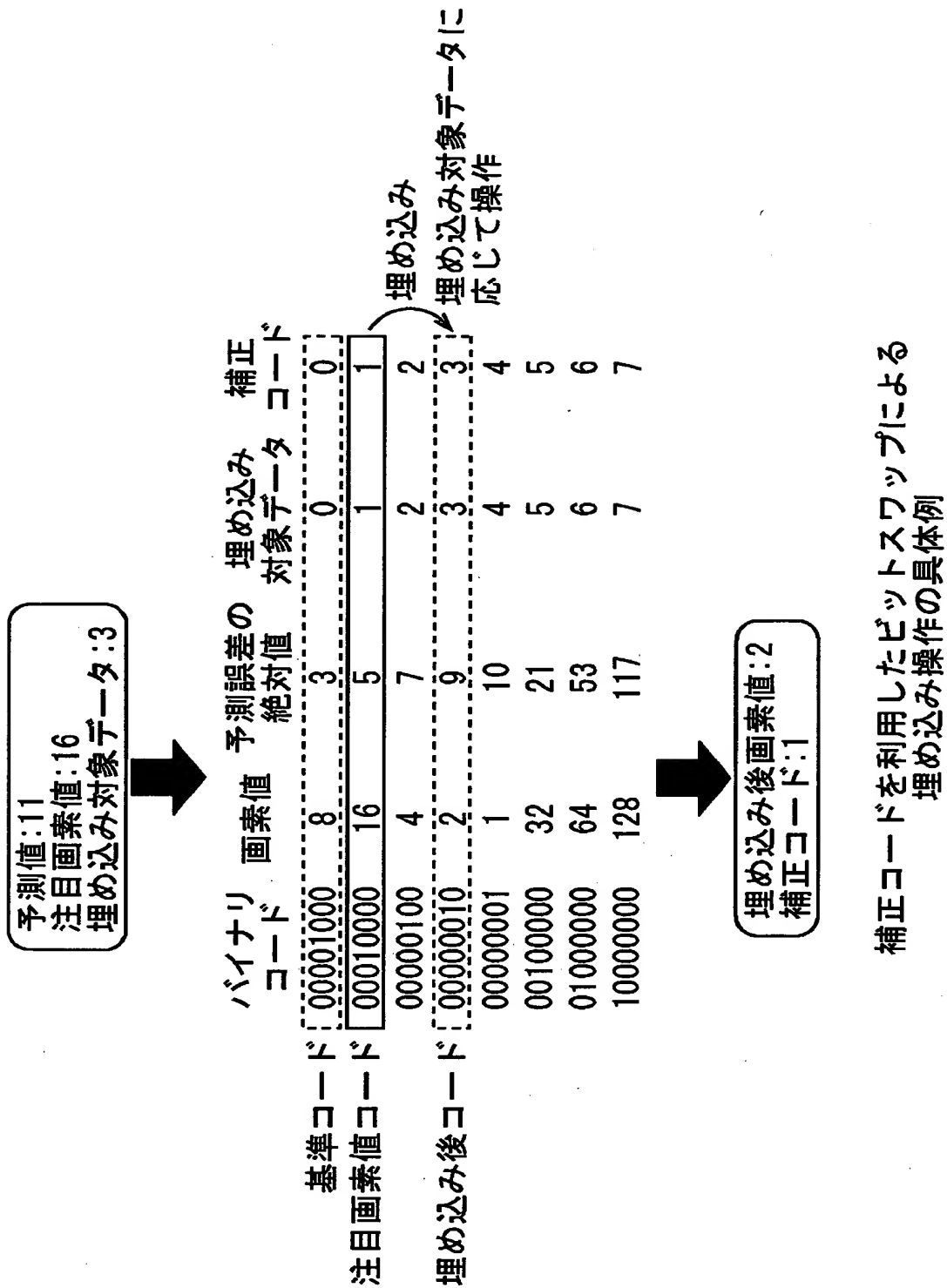
補正コードを利用した  
ビットスワップによる埋め込み符号化装置

【図9】



補正コードを利用した  
ビットスワップによる埋め込みの処理の流れ

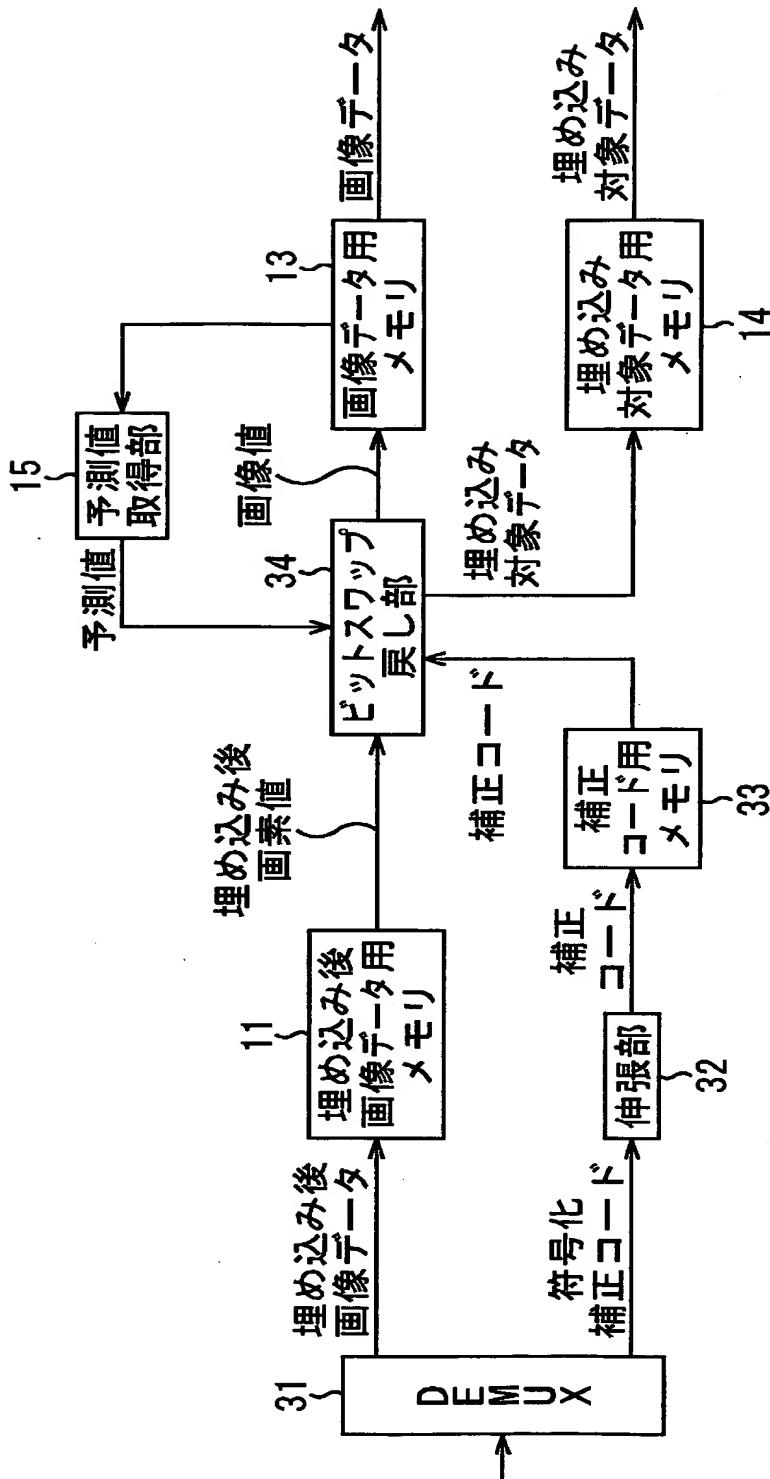
【図 10】



埋め込み

埋め込み対象データに  
応じて操作

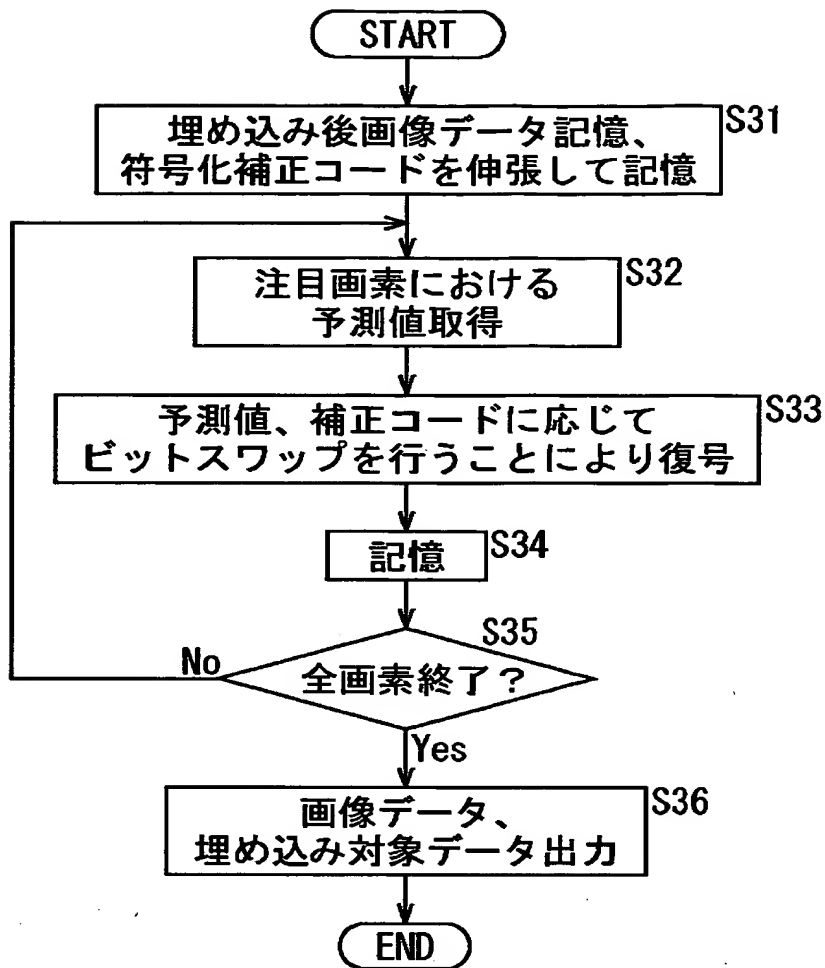
【図11】



補正コードを利用した  
ビットスワップによる復号装置

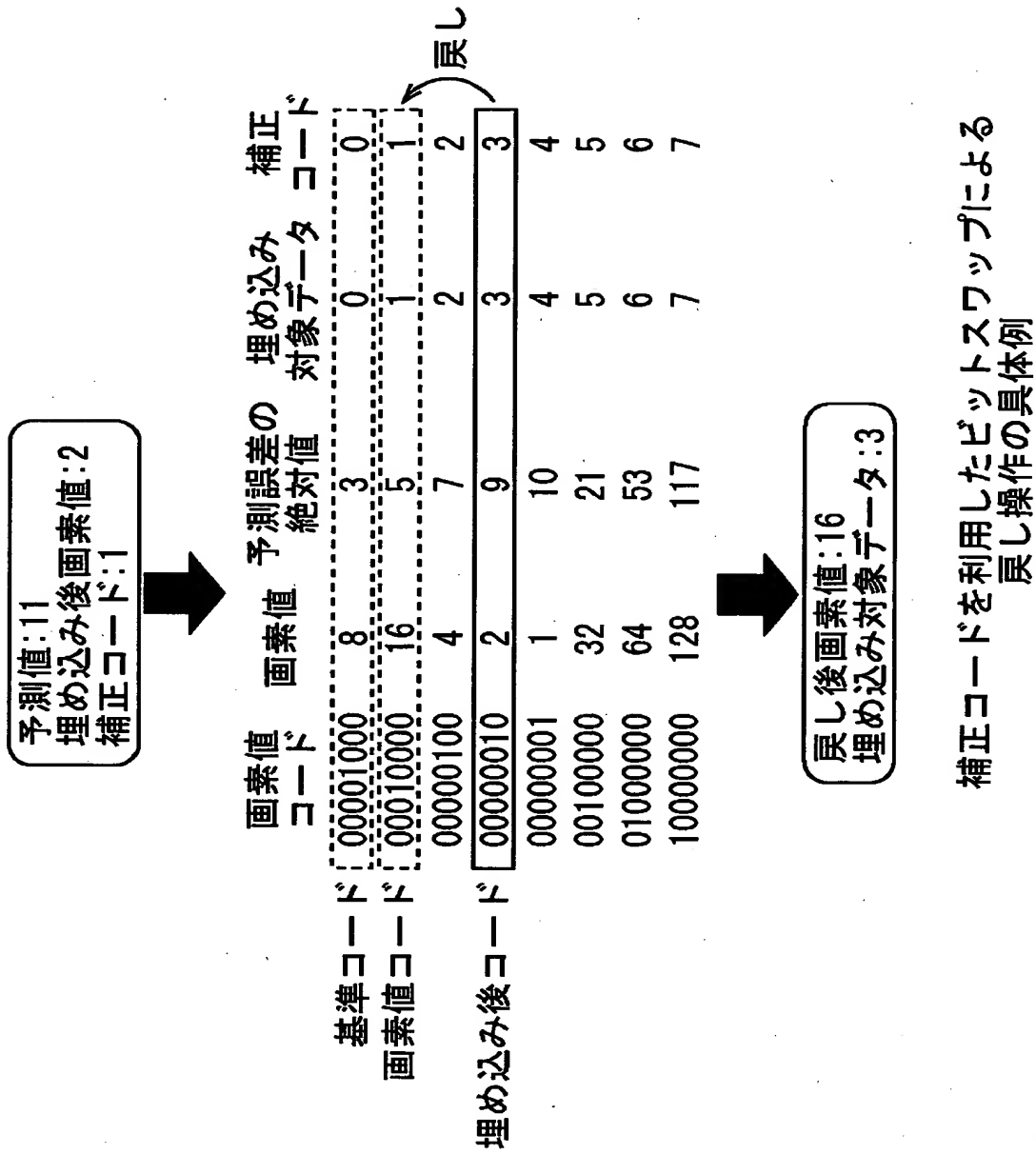


【図 1 2】



補正コード を利用した  
ビットスワップによる復号処理の流れ

【図 13】



【図 14】

(A) 注目画素の画素値が16の場合の従来コード「00010000」のビットスワップのパターン

従来コード	従来コードに対応する画素値
00000001	1
00000010	2
00000100	4
00001000	8
00010000	16(注目画素)
00100000	32
01000000	64
10000000	128

(B) 予測値を17とした場合の、その予測値「17」の予測誤差が小さい順に並べた従来コード「00010000」のビットスワップのパターン

従来コード	従来コードに対応する画素値	誤差(絶対値)	補正コード
00010000	16(注目画素)	1	0
00001000	8	9	1
00000100	4	13	2
00000010	2	15	3
00100000	32	15	4
00000001	1	16	5
01000000	64	44	6
10000000	128	111	7

(C) 予測値を8とした場合の、その予測値「8」の予測誤差が小さい順に並べた従来コード「00010000」のビットスワップのパターン

従来コード	従来コードに対応する画素値	誤差(絶対値)	補正コード
00001000	8	0	0
00000100	4	4	1
00000010	2	6	2
00000001	1	7	3
00010000	16(注目画素)	8	4
00100000	32	24	5
01000000	64	56	6
10000000	128	120	7

【図 1 5】

新コードと画素値との対応テーブル

code	old	new	code	old	new	code	old	new	code	old	new
00001111	15	0	01110010	114	116	11011000	216	233	01010001	81	118
00010111	23	3	01110100	116	120	11100001	225	236	01010010	82	122
00011011	27	7	01111000	120	123	11100010	226	240	01010100	84	128
00011101	29	10	10000111	135	127	11100100	228	244	01011000	88	132
00011110	30	14	10001011	139	131	11101000	232	247	01100001	97	136
00100111	39	18	10001101	141	134	11110000	240	251	01100010	98	141
00101011	43	21	10001110	142	138	00000111	7	1	01100100	100	146
00101101	45	25	10010011	147	142	00001011	11	4	01101000	104	150
00101110	46	29	10010101	149	145	00001101	13	9	01110000	112	154
00110011	51	32	10010110	150	149	00001110	14	13	10000011	131	159
00110101	53	36	10011001	153	153	00010011	19	19	10000101	133	164
00110110	54	40	10011010	154	156	00010101	21	22	10000110	134	168
00111001	57	43	10011100	156	160	00010110	22	27	10001001	137	173
00111010	58	47	10100011	163	163	00011001	25	31	10001010	138	177
00111100	60	51	10100101	165	167	00011010	26	37	10001100	140	183
01000111	71	54	10100110	166	171	00011100	28	41	10010001	145	186
01001011	75	58	10101001	169	174	00100011	35	45	10010010	146	191
01001101	77	61	10101010	170	178	00100101	37	50	10010100	148	195
01001110	78	65	10101100	172	182	00100110	38	55	10011000	152	201
01010011	83	69	10110001	177	185	00101001	41	59	10100001	161	205
01010101	85	72	10110010	178	189	00101010	42	63	10100010	162	209
01010110	86	76	10110100	180	193	00101100	44	68	10100100	164	215
01011001	89	80	10111000	184	196	00110001	49	73	10101000	168	219
01011010	90	83	11000011	195	200	00110010	50	77	10110000	176	223
01011100	92	87	11000101	197	204	00110100	52	81	11000001	193	227
01100011	99	91	11000110	198	207	00111000	56	86	11000010	194	232
01100101	101	94	11001001	201	211	01000011	67	92	11000100	196	237
01100110	102	98	11001010	202	214	01000101	69	95	11001000	200	241
01101001	105	102	11001100	204	218	01000110	70	100	11010000	208	245
01101010	106	105	11010001	209	222	01001001	73	104	11100000	224	250
01101100	108	109	11010010	210	225	01001010	74	110	00011111	31	2
01110001	113	112	11010100	212	229	01001100	76	113	00101111	47	5

【図 1 6】

新コードと画素値との対応テーブル

code	old	new	code	old	new	code	old	new	code	old	new
00110111	55	11	10111010	186	155	00100001	33	97	11010111	215	135
00111011	59	15	10111100	188	161	00100010	34	103	11011011	219	140
00111101	61	20	11000111	199	165	00100100	36	115	11011101	221	152
00111110	62	23	11001011	203	169	00101000	40	121	11011110	222	158
01001111	79	28	11001101	205	175	00110000	48	130	11100111	231	170
01010111	87	33	11001110	206	179	01000001	65	139	11101011	235	180
01011011	91	38	11010011	211	184	01000010	66	148	11101101	237	190
01011101	93	42	11010101	213	187	01000100	68	157	11101110	238	198
01011110	94	46	11010110	214	192	01001000	72	166	11110011	243	208
01100111	103	52	11011001	217	197	01010000	80	176	11110101	245	213
01101011	107	56	11011010	218	202	01100000	96	188	11110110	246	226
01101101	109	60	11011100	220	206	10000001	129	194	11111001	249	231
01101110	110	64	11100011	227	210	10000010	130	203	11111010	250	243
01110011	115	70	11100101	229	216	10000100	132	212	11111100	252	249
01110101	117	74	11100110	230	220	10001000	136	221	00000001	1	17
01110110	118	78	11101001	233	224	10010000	144	230	00000010	2	35
01111001	121	82	11101010	234	228	10100000	160	239	00000100	4	71
01111010	122	88	11101100	236	234	11000000	192	248	00001000	8	108
01111100	124	93	11110001	241	238	00111111	63	8	00010000	16	144
10001111	143	96	11110010	242	242	01011111	95	16	00100000	32	162
10010111	151	101	11110100	244	246	01101111	111	26	01000000	64	199
10011011	155	106	11111000	248	252	01110111	119	34	10000000	128	235
10011101	157	111	00000011	3	6	01111011	123	44	01111111	127	53
10011110	158	114	00000101	5	12	01111101	125	49	10111111	191	89
10100111	167	119	00000110	6	24	01111110	126	62	11011111	223	90
10101011	171	124	00001001	9	30	10011111	159	67	11101111	239	126
10101101	173	129	00001010	10	39	10101111	175	79	11110111	247	172
10101110	174	133	00001100	12	48	10110111	183	85	11111011	251	181
10110011	179	137	00010001	17	57	10111011	187	99	11111101	253	217
10110101	181	143	00010010	18	66	10111101	189	107	11111110	254	253
10110110	182	147	00010100	20	75	10111110	190	117	00000000	0	254
10111001	185	151	00011000	24	84	11001111	207	125	11111111	255	255

【図 1 7】

注目画素の画素値が16の場合の  
新コード「01011111」のビットスワップのパターン

新コード	新コードに対応する画素値
00111111	8
01011111	16(注目画素)
01101111	26
01110111	34
01111011	44
01111101	49
01111110	62
10011111	67
10101111	79
10110111	85
10111011	99
10111101	107
10111110	117
11001111	125
11010111	135
11011011	140
11011101	152
11011110	158
11100111	170
11101011	180
11101101	190
11101110	198
11110011	208
11110101	213
11110110	226
11111001	231
11111010	243
11111100	249

【図18】

予測値を17とした場合の、その予測値「17」の予測誤差が  
小さい順に並べた新コード「0101111」のビットスワップのパターン

新コード	新コードに対応する画素値	誤差(絶対値)	補正コード
01011111	16(注目画素)	1	0
00111111	8	9	1
01101111	26	9	2
01110111	34	17	3
01111011	44	27	4
01111101	49	32	5
01111110	62	45	6
10011111	67	50	7
10101111	79	62	8
10110111	85	68	9
10111011	99	82	10
10111101	107	90	11
10111110	117	100	12
11001111	125	108	13
11010111	135	118	14
11011011	140	123	15
11011101	152	135	16
11011110	158	141	17
11100111	170	153	18
11101011	180	163	19
11101101	190	173	20
11101110	198	181	21
11110011	208	191	22
11110101	213	196	23
11110110	226	209	24
11111001	231	214	25
11111010	243	226	26
11111100	249	232	27

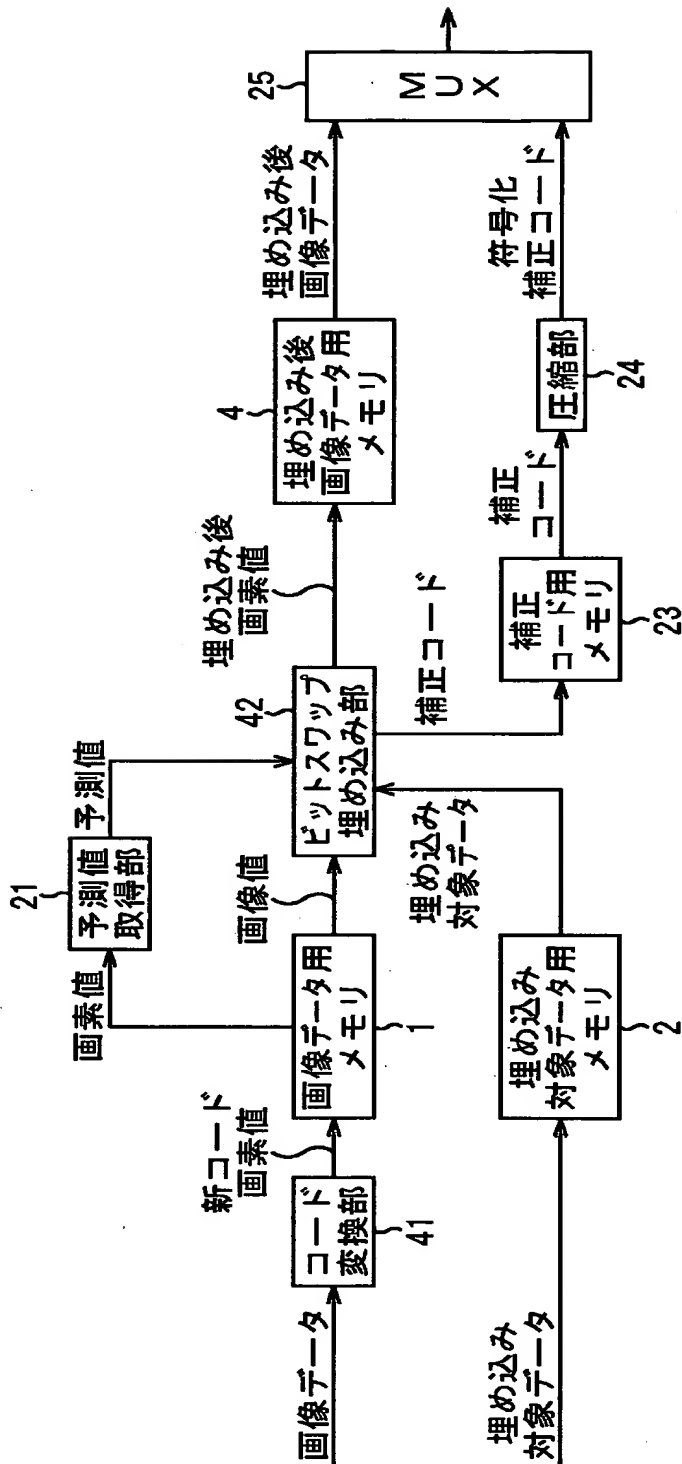
【図19】

予測値を8とした場合の、その予測値「8」の予測誤差が  
小さい順に並べた新コード「0101111」のビットスワップのパターン

新コード	新コードに対応する画素値	誤差(絶対値)	補正コード
00111111	8	0	0
01011111	16(注目画素)	8	1
01101111	26	18	2
01110111	34	26	3
01111011	44	36	4
01111101	49	41	5
01111110	62	54	6
10011111	67	59	7
10101111	79	71	8
10110111	85	77	9
10111011	99	91	10
10111101	107	99	11
10111110	117	109	12
11001111	125	117	13
11010111	135	127	14
11011011	140	132	15
11011101	152	144	16
11011110	158	150	17
11100111	170	162	18
11101011	180	172	19
11101101	190	182	20
11101110	198	190	21
11110011	208	200	22
11110101	213	205	23
11110110	226	218	24
11111001	231	223	25
11111010	243	235	26
11111100	249	241	27

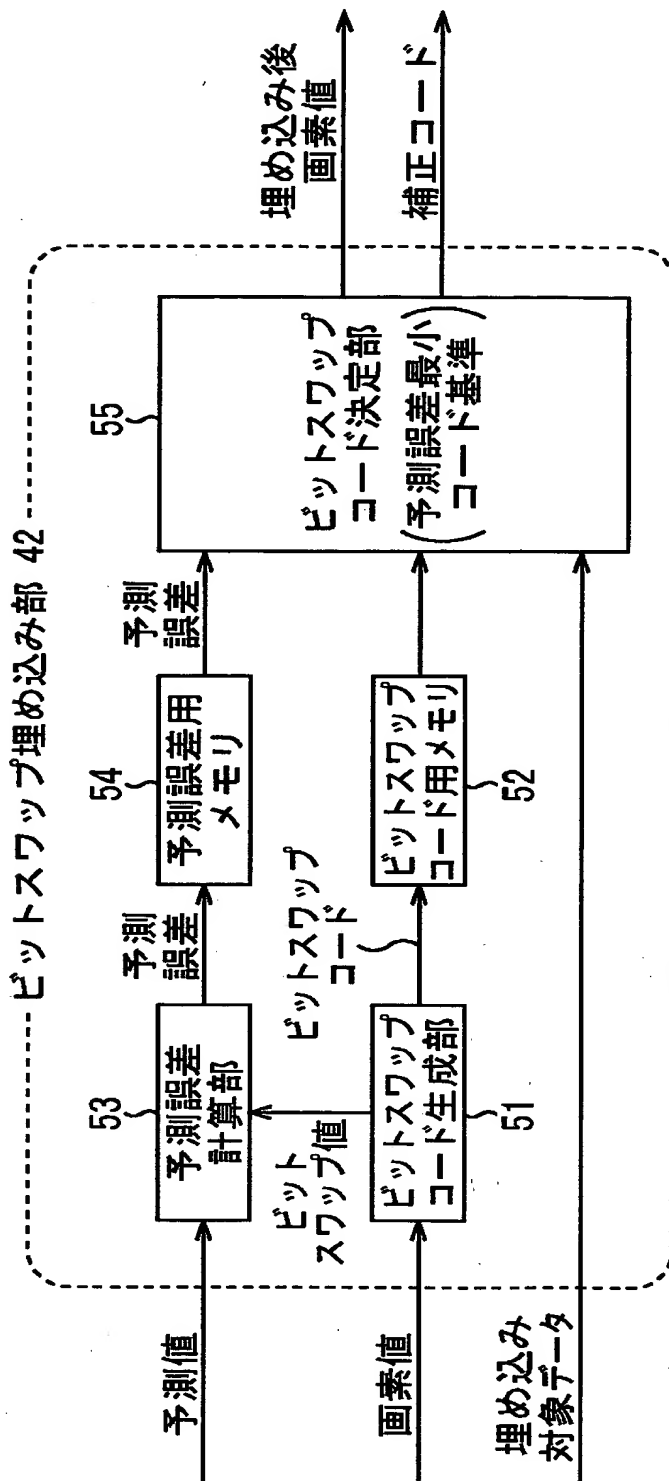


【図20】

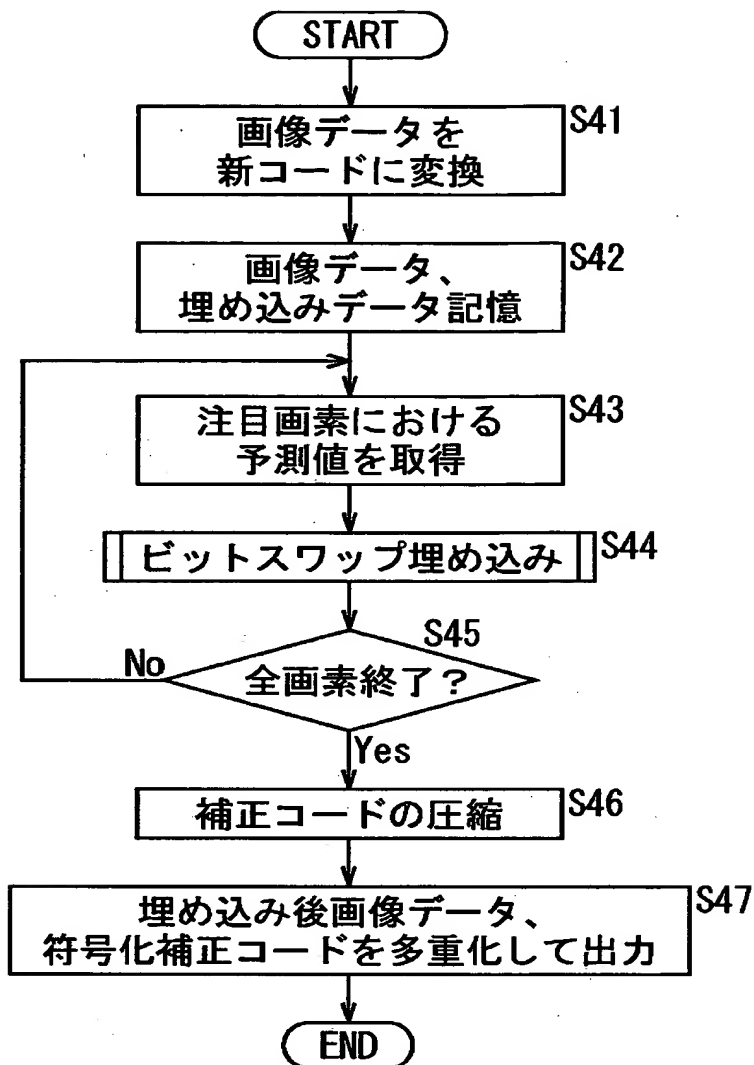


補正コードと新コードを利用した  
ビットスワップによる埋め込み符号化装置

【図 2 1】

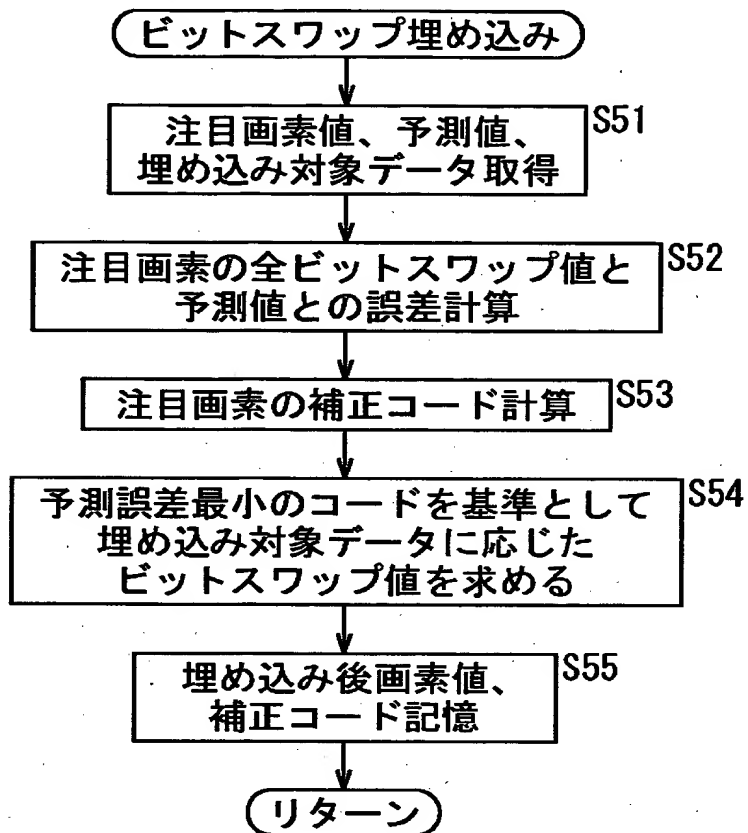


【図 2 2】

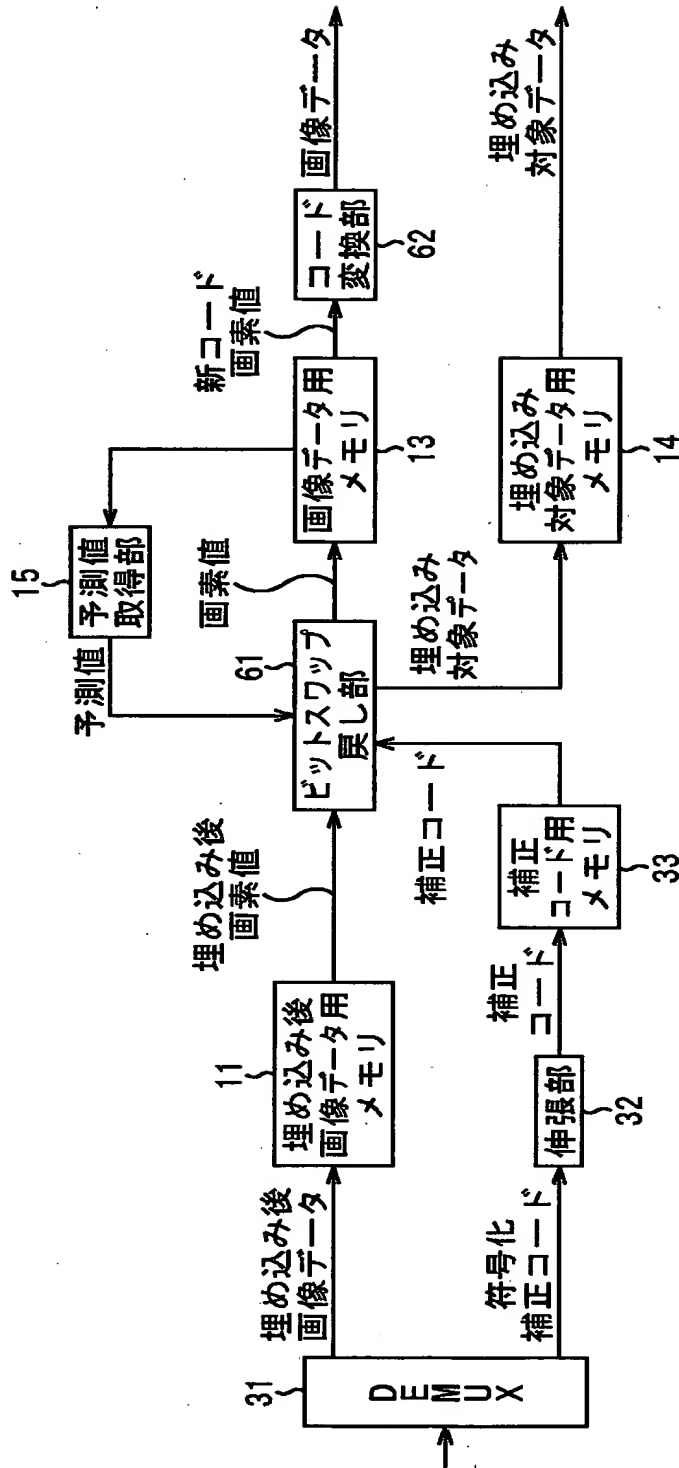


補正コードと新コードを利用した  
ビットスワップによる埋め込みの処理の流れ

【図 23】

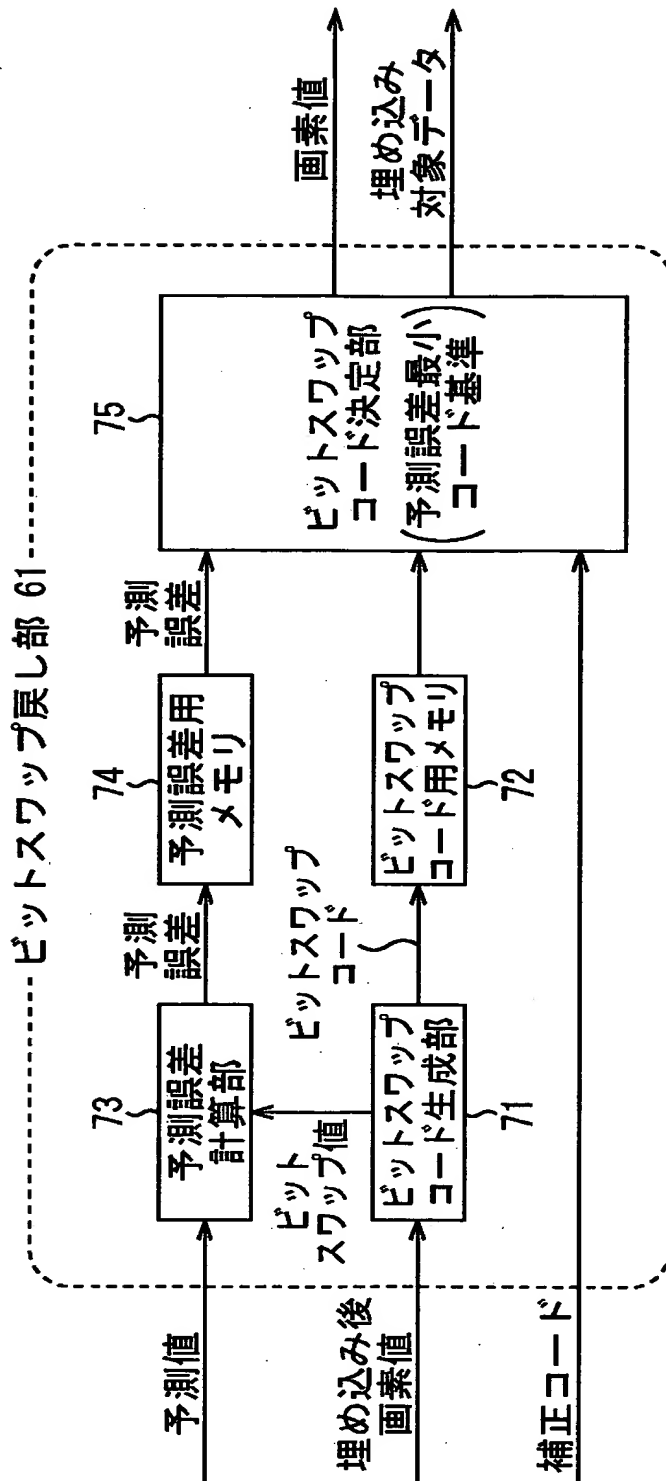


【図24】

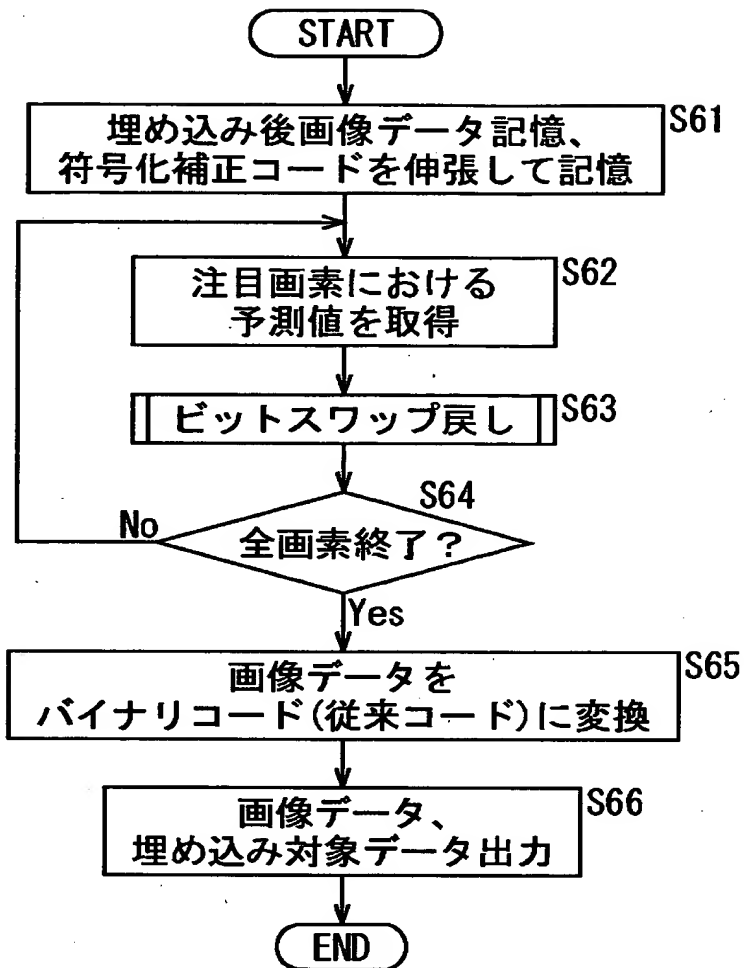


補正コードと新コードを利用した  
ビットスワップによる復号装置

【図25】

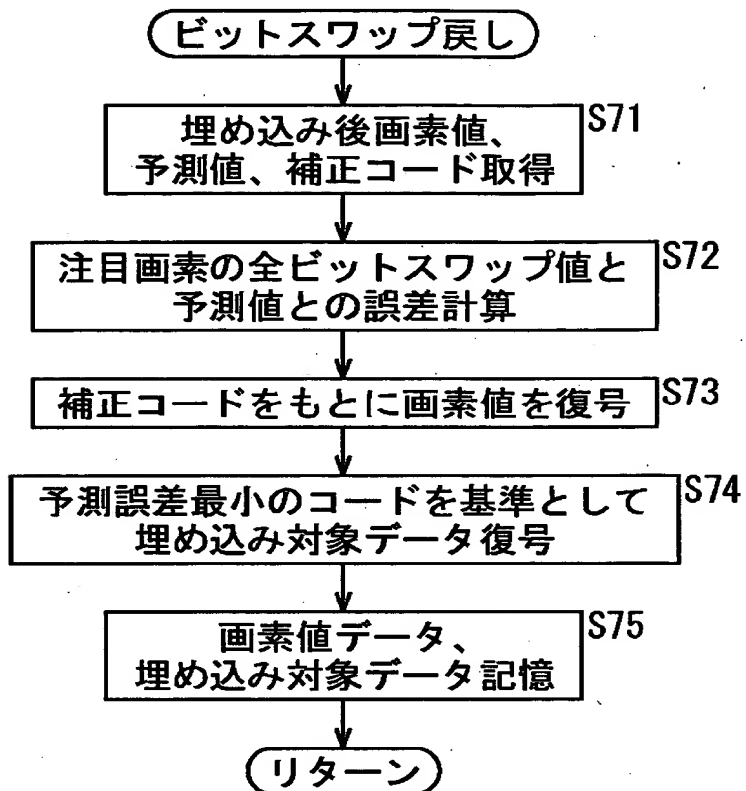


【図 26】



補正コードと新コードを利用した  
ビットスワップによる復号処理の流れ

【図 2 7】





【図 28】

埋め込みデータ量(従来コード)

画像A

	埋め込める情報量 [bit/pixel]	補正コードデータ量(圧縮後) [bit/pixel]	差分 [bit/pixel]
R	4.94	3.43	1.51
G	5.09	3.57	1.52
B	5.06	3.73	1.33

(A)

画像B

	埋め込める情報量 [bit/pixel]	補正コードデータ量(圧縮後) [bit/pixel]	差分 [bit/pixel]
R	4.70	2.53	2.18
G	5.06	2.68	2.38
B	5.03	2.61	2.41

埋め込みデータ量(新コード)

画像A

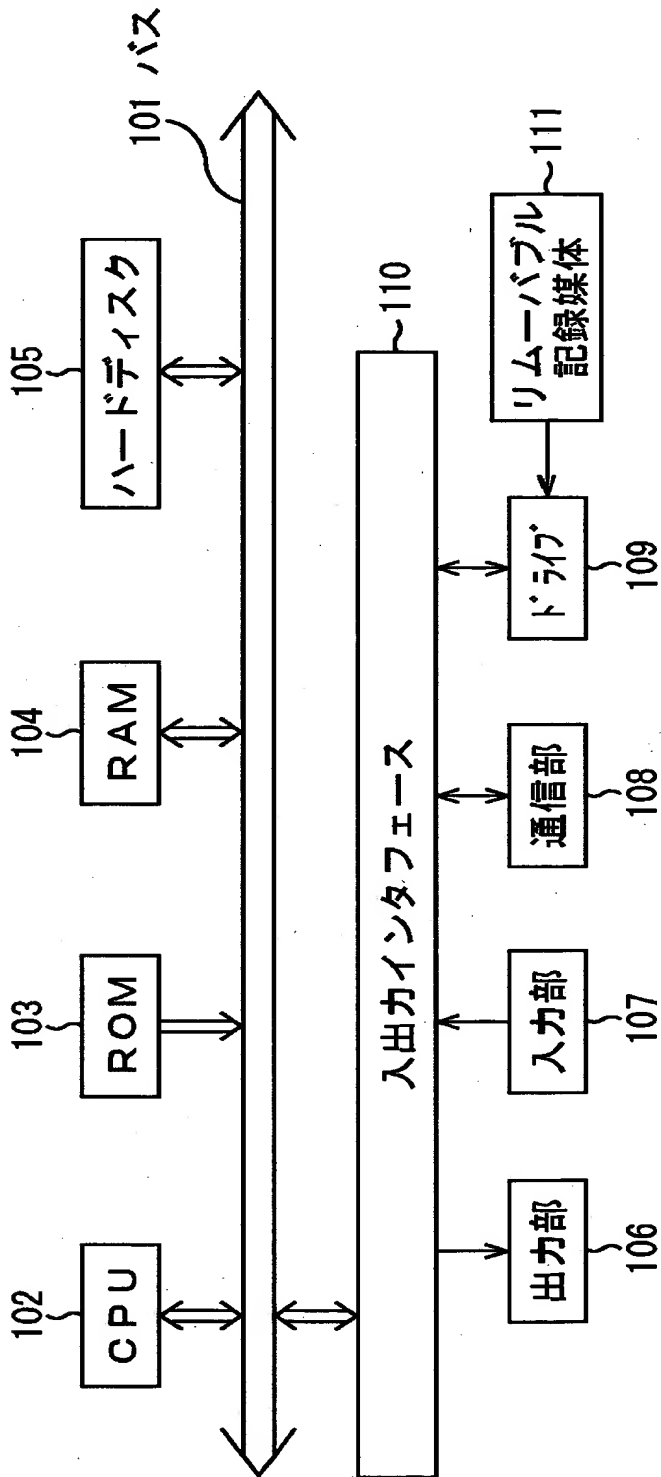
	埋め込める情報量 [bit/pixel]	補正コードデータ量(圧縮後) [bit/pixel]	差分 [bit/pixel]
R	4.93	2.99	1.94
G	4.93	3.16	1.76
B	4.93	3.38	1.55

(B)

画像B

	埋め込める情報量 [bit/pixel]	補正コードデータ量(圧縮後) [bit/pixel]	差分 [bit/pixel]
R	4.89	2.00	2.89
G	4.93	2.16	2.77
B	4.93	2.10	2.83

【図29】



コンピュータ

【書類名】 要約書

【要約】

【課題】 復号精度の高い埋め込みを行う。

【解決手段】 画素値に割り当てられたバイナリコードが、0または1の数が同一のビット列に対応する値どうしの間隔が均一に粗になるように値が割り当てられたビット列である新コードに変換され、その新コードのビットを入れ替えるビットスワップを行うことにより、画素値に、データが埋め込まれる。

【選択図】 図17

出 願 人 履 歴 情 報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都品川区北品川6丁目7番35号  
氏 名 ソニー株式会社

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

---

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**